

# VHDL入门与应用



[VHDL入门与应用\\_下载链接1](#)

著者:陈雪松

出版者:人民邮电出版社

出版时间:2000-12

装帧:

isbn:9787115089502

编辑推荐：本书较为系统地介绍了标准硬件描述语言VHDL，以及用VHDL进行半定制ASIC开发的基本流程、相关器件和软件。全书分为三个部分：第一部分主要介绍了VHDL语言的基本语法知识和一些典型实例；第二部分介绍了两个较为常用的VHDL开发工具软件包MAX+plus II 和Quartus的使用；最后一部分介绍了半定制ASIC（包括FPGA和CPLD）开发的一些高级技巧及当今在这一领域的一些最新发展。本

作者介绍:

目录: 第1章 绪论

- 1.1 EDA工具的历史及现状
- 1.2 硬件描述语言HDL
- 1.3 VHDL简述
  - 1.3.1 VHDL的诞生
  - 1.3.2 VHDL语言特点
  - 1.3.3 VHD

• • • • • (收起)

[VHDL入门与应用\\_下载链接1\\_](#)

标签

清华教材

eda

评论

-----  
[VHDL入门与应用\\_下载链接1\\_](#)

书评

-----  
[VHDL入门与应用\\_下载链接1\\_](#)