

Verilog HDL硬件描述语言



[Verilog HDL硬件描述语言_下载链接1](#)

著者:贝斯克

出版者:机械工业出版社

出版时间:2000-7-1

装帧:平装(无盘)

isbn:9787111078906

本书简要介绍了Verilog硬件描述语言的基础知识，包括语言的基本内容和基本结构，以及利用该语言在各种层次上对数字系统的建模方法。书中列举了大量实例，帮助读者掌握语言本身和建模方法，对实际数字系统设计也很有帮助。

作者介绍:

目录: 译者序
前言
第1章 简介
第2章 HDL指南
第3章 Verilog语言要素
第4章 表达式
第5章 门电平模型化
第6章 用户定义的原语
第7章 数据流模型化
第8章 行为建模
第9章 结构建模
第10章 其他论题
第11章 验证

第12章 建模实例
附录 语法参考
参考文献

• • • • • ([收起](#))

[Verilog HDL硬件描述语言_下载链接1](#)

标签

编程语言

硬件设计

verilog

计算机

数字电路

数字IC设计

教科书

专业书

评论

简明扼要的入门书籍，当然光看这本书肯定没办法掌握FPGA，还得自己上手练习才行。

标准入门读物。

[Verilog HDL硬件描述语言_下载链接1](#)

书评

[Verilog HDL硬件描述语言_下载链接1](#)