

VHDL与FPGA设计



[VHDL与FPGA设计 下载链接1](#)

著者:胡振华

出版者:中国铁道出版社

出版时间:2003-12-1

装帧:平装(无盘)

isbn:9787113050467

定位在学习VHDL和FPGA设计的初学者

即深入浅出地讲述了VHDL程序设计方法，又结合Modelsim、FPGA Express和Xilinx Foundation软件详细讲述了FPGA设计的功能仿真，综合，布局布线和时序仿真等

结合EDA设计的特点，剖析了VHDL语言在FPGA设计中的重点难点，并将这些设计思想贯穿全书始终

本书读者对象为大中专院校相关专业的高年级本科生和研究生，以及从事EDA设计的研发工程师

本书涉及到的范例程序文件在<http://www.tqbooks.net/download.asp>网页上可免费下载。

作者介绍:

目录: 第一章 设计的基本概念

第二章 架构

第三章 数据类型

第四章 运算符
第五章 组合逻辑电路
第六章 时序逻辑电路
第七章 函数与过程
第八章 属性与配置
第九章 层次式设计
第十章 功能仿真
第十一章 合成
第十二章 布局布线
第十三章 时序仿真
第十四章 状态机设计
第十五章 并行处理
• • • • • (收起)

[VHDL与FPGA设计 下载链接1](#)

标签

FPGA

评论

[VHDL与FPGA设计 下载链接1](#)

书评

[VHDL与FPGA设计 下载链接1](#)