

可编程逻辑器件与数字系统设计



[可编程逻辑器件与数字系统设计 下载链接1](#)

著者:赵立民 编

出版者:机械工业

出版时间:2003-5

装帧:

isbn:9787111119319

大规模可编程逻辑器件和电子设计自动化（EDA）技术已经逐渐成为现代数字系统设计者的主要设计手段。作为一名电子工程师，学习和掌握EDA技术已势在必行。

本书系统地介绍了可编程逻辑器件、EDA设计工具和数字系统设计方法。主要包括：
：可编程逻辑器件基础知识：复杂可编程逻辑器件CPLD和现场可编程门阵列FPGA的典型结构及特点；

ispDesignExpert设计系统的使用方法；ABEL硬件描述语言和行为描述语言VHDL：自顶向下的数字系统设计方法。

书中给出了大量的可编程逻辑器件设计应用实例，都是经过作者仿真验证的，具有一定的实用价值，可作为读者深入理解可编程逻辑器件开发设计思想的参考。

全书内容详细，理论联系实际，由浅入深，书后配有10个实验项目供练习选用。本书既可以作为高等院校可编程逻辑器件和数字系统设计课程的本科生教材，也可作为电子工程技术人员的技术参考书。

作者介绍:

目录:

[可编程逻辑器件与数字系统设计_下载链接1](#)

标签

评论

[可编程逻辑器件与数字系统设计_下载链接1](#)

书评

[可编程逻辑器件与数字系统设计_下载链接1](#)