

VHDL数字电路设计与应用实践教程



[VHDL数字电路设计与应用实践教程 下载链接1](#)

著者:王振红 编

出版者:机械工业

出版时间:2003-5

装帧:

isbn:9787111121152

本书分为上下两篇。上篇与清华大学阎石主编的《数字电子技术基础》(第4版)同步,内容包括门电路、组合逻辑电路、触发器、时序逻辑电路及存储器,对其中的各种功能芯片以及一些例题,讲解了基于VHDL及可编程逻辑器件的实现方法。下篇与电子课程设计同步,有许多新课题,也有些设计题目选自以往的电子课程设计,但设计方法是不相同的,设计人员可以体会到采用VHDL及可编程逻辑器件设计数字电子电路系统的优越性。

本书可作为大专院校电类学生学习VHDL及可编程逻辑器件的实训教科书,也可供有关工程技术人员参考使用。

作者介绍:

目录:

[VHDL数字电路设计与应用实践教程 下载链接1](#)

标签

评论

照着打了一遍程序 发现有错

[VHDL数字电路设计与应用实践教程 下载链接1](#)

书评

[VHDL数字电路设计与应用实践教程 下载链接1](#)