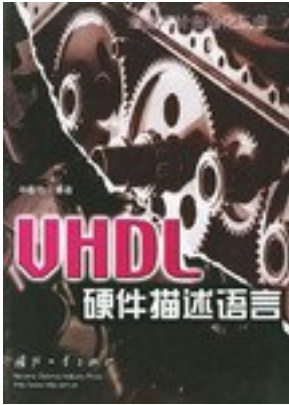


# VHDL 硬件描述语言



[VHDL 硬件描述语言 下载链接1](#)

著者:辛春艳

出版者:第1版 (2002年1月1日)

出版时间:2002-1

装帧:平装

isbn:9787118027419

本书全面地介绍了VHDL硬件描述语言的基本知识和利用VHDL进行数字电路系统设计的方法。全书共分13章：第1-6章主要介绍VHDL语言的基本语法知识；第7-9章介绍利用VHDL设计组合逻辑电路和时序逻辑电路的基本方法；第10、11章简单扼要地介绍了VHDL设计中的仿真和综合的内容；第12章介绍Altera公司的MAX+PLUSII开发工具的使用；第13章给出了3个VHDL层次性设计的实例，以进一步提高读者学习和使用VHDL的能力。

本书注重基础知识的介绍，力求向读者系统地讲解VHDL硬件描述语言的使用。它可以作为具有一定的数字电路基础知识的大学本科和研究生用书，也可供从事电路设计的工程人员参考。

作者介绍:

目录:

[VHDL 硬件描述语言\\_下载链接1](#)

标签

评论

-----  
[VHDL 硬件描述语言\\_下载链接1](#)

书评

-----  
[VHDL 硬件描述语言\\_下载链接1](#)