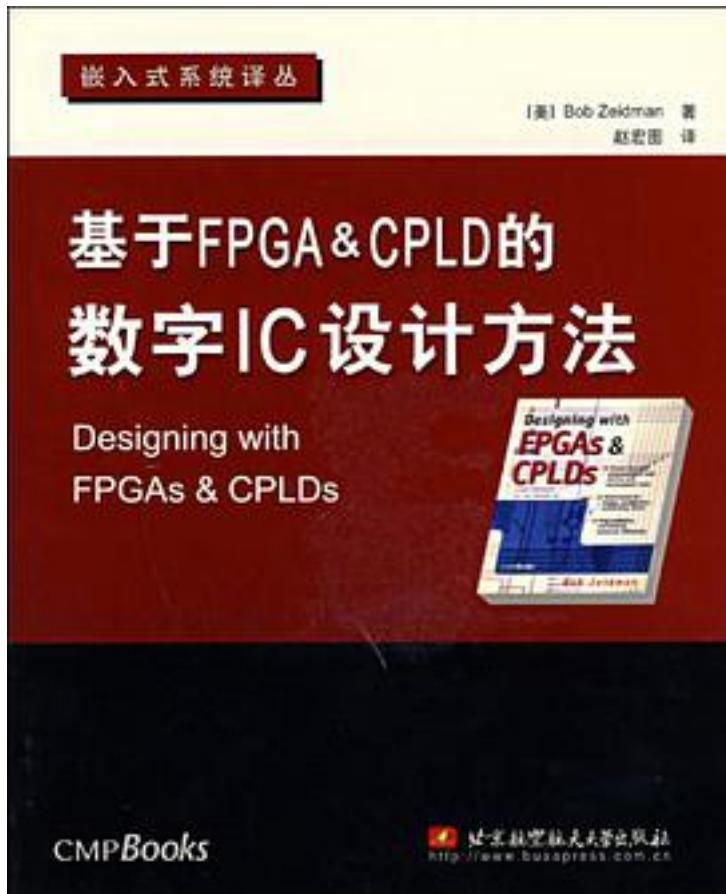


基于FPGA&CPLD数字IC设计方法



[基于FPGA&CPLD数字IC设计方法_下载链接1](#)

著者:泽德曼

出版者:北京航空航天大学出版社

出版时间:2004-1

装帧:简裝本

isbn:9787810774512

嵌入式系统译丛。

本书适合从事数字集成电路设计的工程师们以及大专院校电子类各专业的高年级在校生和研究生阅读。对于那些从事电子工程项目的领导者、项目经理以及从事电子产品市场

开拓的营销人员来说，本书也是一本合适的参考书。

作者介绍:

目录:

[基于FPGA&CPLD数字IC设计方法](#) [下载链接1](#)

标签

评论

[基于FPGA&CPLD数字IC设计方法](#) [下载链接1](#)

书评

[基于FPGA&CPLD数字IC设计方法](#) [下载链接1](#)