

# 数字电路与FPGA



[数字电路与FPGA 下载链接1](#)

著者:赵雅兴

出版者:人民邮电出版社

出版时间:2004-8-1

装帧:平装(无盘)

isbn:9787115125224

本书依据高等教育本科数字电路教学改革的思想编写，全书共8章，内容包括：数字逻辑基础、门电路、组合逻辑电路、触发器与波形变换、产生电路、时序逻辑电路、程序逻辑电路、CPLD与FPGA、硬件描述语言（VHDL）。本书内容在编写上注意深入浅出，注重实践，并且各章附有大量的例题、思考题和习题，供读者学习参考和练习。

本书可作为高等院校电子信息工程、通信工程、自动化、电子科学与技术等专业技术基础课教材，也可供相关科技人员参考。

作者介绍:

目录: 第一章 数字逻辑基础  
第二章 晶体管开关与逻辑门电路  
第三章 组合逻辑电路  
第四章 触发器与波形变换，产生电路  
第五章 时序逻辑电路

第六章 程序逻辑电路  
第七章 CPLD与FPGA  
第八章 硬件描述语言  
• • • • • [\(收起\)](#)

[数字电路与FPGA 下载链接1](#)

标签

评论

-----  
[数字电路与FPGA 下载链接1](#)

书评

-----  
[数字电路与FPGA 下载链接1](#)