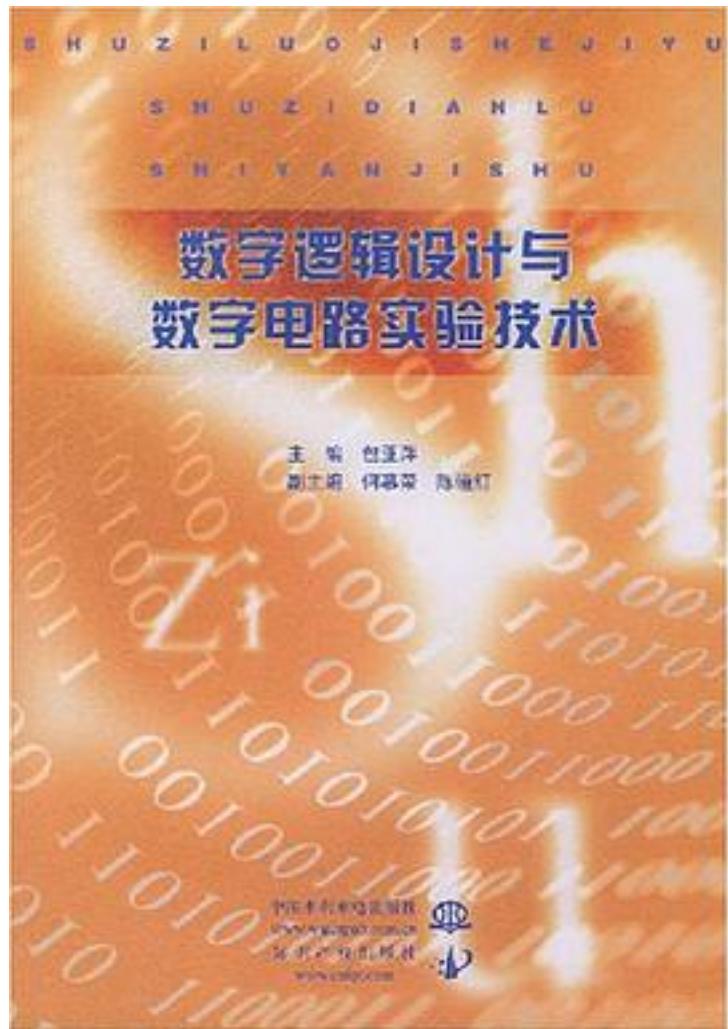


数字逻辑设计与数字电路实验技术



[数字逻辑设计与数字电路实验技术 下载链接1](#)

著者:包亚萍

出版者:中国水利水电出版社

出版时间:2003-12-01

装帧:

isbn:9787508419015

本书内容主要包括：数字集成电路基本知识、数字系统的设计、数字逻辑与数字电路基

本实验、综合实验系统及常用数字芯片。

除了详细介绍传统的数字电路的基本知识、实验方法以外，本书又适当引入了大规模可编程器件及其开发软件应用方面的内容，以便使学生初步了解当前先进的电子设计自动化技术。并把先进技术引入实践教学环节。

本书可作为大学本科和专科院校计算机、电子、通信工程类等专业的实验教材，也可供从事相关专业的工程技术人员参考。

作者介绍:

目录: 前言

第1章 数字集成电路

1 知识简介

1.1 数字集成电路识别

1.2 TTL与CMOS集成电路使用规则

2 数字集成电路测量技术

2.1 集成逻辑门电路

2.2 组合逻辑集成电路

2.3 时序逻辑集成电路

2.4 脉冲波形的产生与整形

2.5 A/D、D/A转换器及其应用

2.6 存储器<

· · · · · (收起)

[数字逻辑设计与数字电路实验技术](#) [下载链接1](#)

标签

评论

[数字逻辑设计与数字电路实验技术](#) [下载链接1](#)

书评

[数字逻辑设计与数字电路实验技术 下载链接1](#)