

数字与逻辑电路



[数字与逻辑电路_下载链接1](#)

著者:王建模

出版者:电子工业出版社

出版时间:2005-1-1

装帧:平装(无盘)

isbn:9787121004964

本教材系统地讨论了逻辑系统和数字电路的分析与设计方法。主要内容包括数字与逻辑

电路的基本特征、门电路、组合逻辑电路、触发器、时序逻辑电路、脉冲产生与整形电路、大规模集成电路、硬件描述语言与可编程逻辑器件的应用。在注重基本理论与技术的同时，以较大的篇幅介绍了硬件描述语言：ABEL语言、VHDL语言和Verilog HDL语言及其设计方法。本书在各章后面附有适量习题，附录中介绍了常用中小规模数字集成电路器件及其管脚分布。

本书可作为高等学校计算机类、电气类、自控类和电子类专业教材，尤其适用于大学一年级开设“数字与逻辑电路”课程的相关专业，也可供有关工程技术人员参考。

作者介绍:

目录:

[数字与逻辑电路_下载链接1](#)

标签

评论

[数字与逻辑电路_下载链接1](#)

书评

[数字与逻辑电路_下载链接1](#)