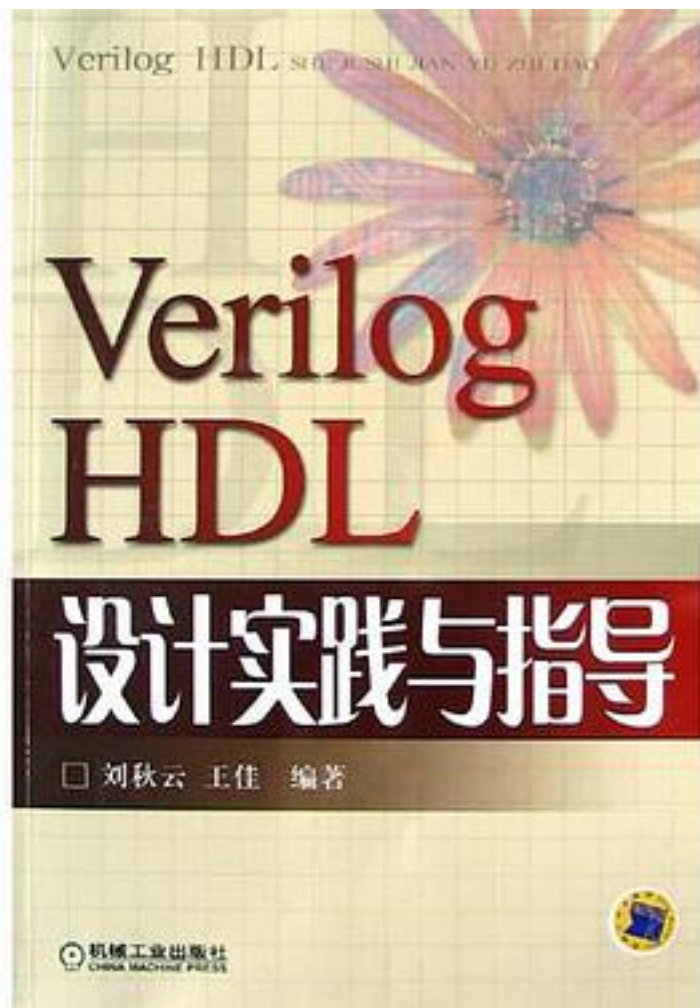


Verilog HDL设计实践与指导



[Verilog HDL设计实践与指导_下载链接1](#)

著者:刘秋云

出版者:机械工业出版社

出版时间:2005-1-1

装帧:平装(无盘)

isbn:9787111158035

作者介绍:

目录: 前言

第1章 Verilog HDL概述

第2章 Verilog HDL语言的语法

第3章 行为语句

第4章 结构化建模

第5章 门级与开关级建模

第6章 用户自定义基元 (UDP)

第7章 复杂建模

第8章 功能验证

第9章 综合与设计

第10章 数字电路的设计与技巧

第11章 基于Harvard结构的RISC_CPU设计

• • • • • [\(收起\)](#)

[Verilog HDL设计实践与指导_下载链接1_](#)

标签

科学

评论

[Verilog HDL设计实践与指导_下载链接1_](#)

书评

[Verilog HDL设计实践与指导_下载链接1_](#)