

数字逻辑与计算机硬件设计基础



[数字逻辑与计算机硬件设计基础 下载链接1](#)

著者: (美) M.Morris Mano Charles R.Kime

出版者: 电子工业出版社

出版时间: 2002-7

装帧: 平装

isbn: 9787505376625

本书是根据美国重点大学新版计算机教学计划而编写的教材，全书共分为数字逻辑设计、计算机硬件设计和计算机设计三个部分，主要包括信息的二进制表示及布尔逻辑。组合电路的分析和设计基础、VHDL和Verilog语言。时序电路的概念和设计。结构化时序电路设计、RAM和可编程逻辑设计、数据通路和控制单元的设计、寄存器传输操作的时序设计、指令集结构、数据传输总线设计和存储系统设计等。

与传统的数字逻辑教材相比，本书内容广泛，更加面向硬件设计。它在介绍数字逻辑的基础上，直接介绍了硬件设计和计算机设计的知识，其设计内容反映了当今最新技术的发展趋势。此外，书中有大量的练习题，以帮助读者掌握和巩固所学知识。

本书可作为国内计算机专业数字逻辑和计算机组织结构课程的教材和辅助教科书，也可作为计算机硬件爱好者的参考书。

作者介绍:

目录:

[数字逻辑与计算机硬件设计基础_下载链接1](#)

标签

数字逻辑

计算机硬件

计算机

数字电路

计算机软硬件体系结构

数理逻辑

fpga

CS

评论

[数字逻辑与计算机硬件设计基础_下载链接1](#)

书评

[数字逻辑与计算机硬件设计基础_下载链接1](#)