

数字逻辑分析与设计



[数字逻辑分析与设计_下载链接1](#)

著者:童永承编

出版者:科学出版社

出版时间:2002-08-01

装帧:平装

isbn:9787030105462

本书重点介绍数字逻辑电路，全书共八章，内容包括逻辑门电路，数字系统逻辑分析基础及逻辑函数化简；组合逻辑电路；时序逻辑电路；组合逻辑电路特殊设计法；时序逻辑电路设计；脉冲发生与整形；数字险象引论等。
书中介绍了大量的由数字集成芯片构成的组合逻辑电路与时序逻辑电路，给出了许多学习极有帮助的例题，每一章后都附有大量习题。本书第八章的数字险象引论详细讨论了组合险象中的逻辑冒险及功能冒险，判定规律及精

作者介绍:

目录: 第一章 逻辑门电路

- 1.1 开关元件及其时间特性
- 1.2 基本逻辑门电路
 - 1.2.1 逻辑状态及正负逻辑系统
 - 1.2.2 基本逻辑门电路
- 1.3
 - • • • • [\(收起\)](#)

[数字逻辑分析与设计_下载链接1_](#)

标签

评论

[数字逻辑分析与设计_下载链接1_](#)

书评

[数字逻辑分析与设计_下载链接1_](#)