

数字电路与逻辑设计



[数字电路与逻辑设计_下载链接1](#)

著者:蔡良伟 编

出版者:

出版时间:2003-6

装帧:

isbn:9787560612355

本书系统地介绍了数字逻辑电路的分析与设计方法、常用集成数字逻辑电路的功能和应用。主要包括:

逻辑代数基础、组合逻辑电路、常用组合逻辑电路及MSI组合电路模块的应用、时序逻辑电路、常用时序逻辑电路及MSI时序电路模块的应用、可编程逻辑器件、硬件描述语言VHDL、数/模和模/数转换等。

本书侧重基本概念、基本方法和实际应用的讲述，可作为高等学校电气信息类有关专业的教材，也可作为工程技术人员的学习和参考书。

作者介绍:

目录:

[数字电路与逻辑设计_下载链接1](#)

标签

评论

[数字电路与逻辑设计_下载链接1](#)

书评

[数字电路与逻辑设计_下载链接1](#)