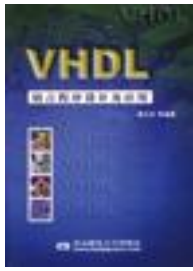


VHDL语言程序设计及应用



[VHDL语言程序设计及应用_下载链接1](#)

著者:姜立东

出版者:邮电大学

出版时间:2004-6-1

装帧:平装（带盘）

isbn:9787563508976

《VHDL语言程序设计及应用(第2版)》的特点是全面系统、易读易懂、由浅入深、能够使读者逐步掌握VHDL语言。《VHDL语言程序设计及应用(第2版)》既可作为高等学校计算机和电子工程专业的研究生、本科生的教材和教学参考书,也可作为广大电子电路设计工程师、ASIC设计人员和系统设计人员的参考书VHDL语言是国际标准化硬件描述语言,在电子系统自动化设计中已经十分流行,而且成为主要的硬件描述工具。如今在电子系统设计领域中,它已成为广大技术人员必须掌握的一种语言。

《VHDL语言程序设计及应用(第2版)》共分14章。第1-8章主要介绍VHDL语言的基础知识,目的是为初学者打下一个良好的基础;第9-11章主要介绍目前硬件电路设计中常用电路的VHDL语言程序设计,这部分重点介绍了组合逻辑电路、时序逻辑电路和有限状态机的VHDL语言程序设计;第12-13章主要介绍了两个大型复杂数字系统的VHDL语言程序设计,目的是使读者掌握自顶向下的设计方法;第14章主要介绍了一种常用的EDA开发工具——XILINX ISE5.1i开发系统——的基本操作。《VHDL语言程序设计及应用(第2版)》附有一张配套光盘,光盘中包含有《VHDL语言程序设计及应用(第2版)》中的所有VHDL语言程序、VHDL语言标准程序包以及用于教学参考的幻灯片,可满足读者的不同需要。

。

作者介绍:

目录: 1 VHDL语言概述
2 VHDL语言程序的元素
3 VHDL语言程序的结构
4 VHDL语言结构体的子结构
5 VHDL文的顺序描述语句
6 VHDL语言的并行描述语句
7 VHDL语言的预定义属性
8 VHDL语言的配置
9 组合电路的VHDL语言程序设计
10 时序电路的VHDL语言程序设计
11 有限状态机
12 应用实例——数字密码引爆器的设计
13 应用实例——微处理器的设计
14 XILINX ISE5.1i的使用入门
• • • • • ([收起](#))

[VHDL语言程序设计及应用_下载链接1](#)

标签

评论

还好我不学这个...

电子信息科学与技术（EIST）专业课程相关书籍。

[VHDL语言程序设计及应用_下载链接1](#)

书评

[VHDL语言程序设计及应用_下载链接1](#)