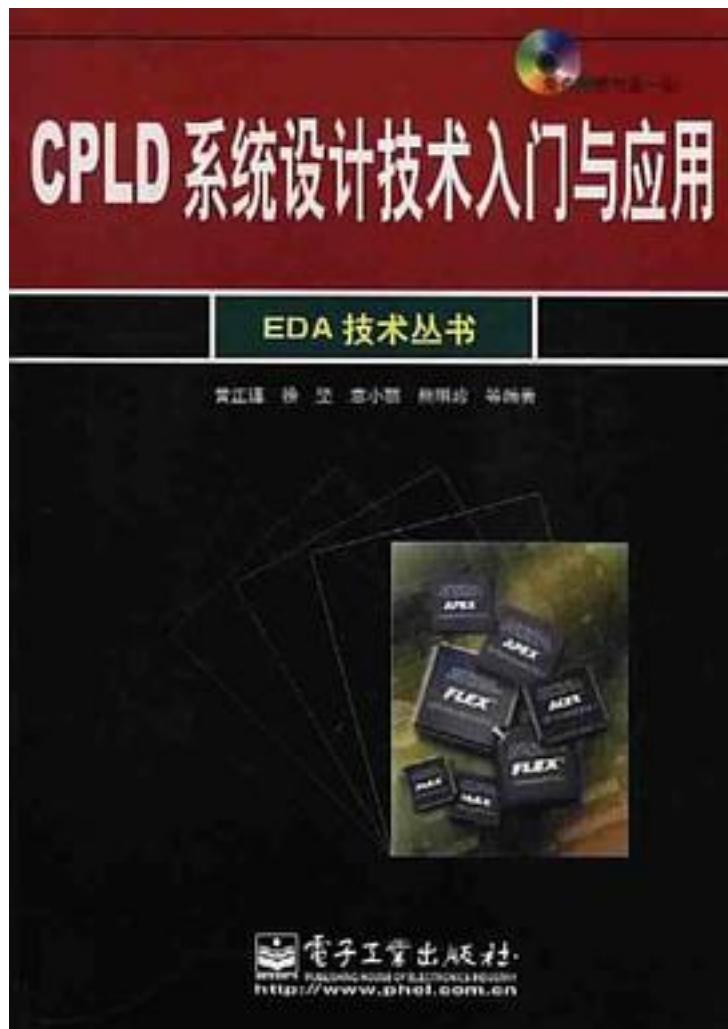


# CPLD系统设计技术入门与应用



[CPLD系统设计技术入门与应用\\_下载链接1](#)

著者:黄正谨

出版者:电子工业出版社

出版时间:2002-3-1

装帧:平装 (带盘)

isbn:9787505375017

本书定位于复杂可编程逻辑器件的系统设计技术,以ALTERA公司的系列芯片和相应的开

发软件为目标载体进行阐述.本书从系统设计的角度详尽地阐述了ALTERA主要系列的PLD芯片的结构和特点以及相应的开发软件MAX+PlusII和Quartus的使用。

同时,本书以大量新颖而详尽的设计实例为基础,着重描述了数字系统设计的系统级设计方法,并且从数字系统设计的完整性的角度对数字系统设计的重要性,数字系统的可测性和数字系统的可靠设计作了初步的探讨.

本书不仅可作为相关专业的各个层次的学生,教师的参考书与实验指导书,同时也可作硬件系统设计人员掌握最新技术的实用参考书.

作者介绍:

目录: 第一篇 CPLD概述

第二篇 VHDL编程技术

第三篇 软件操作

第四篇 数字系统设计方法及范例

参考文献

• • • • • (收起)

[CPLD系统设计技术入门与应用](#) [下载链接1](#)

标签

评论

[CPLD系统设计技术入门与应用](#) [下载链接1](#)

书评

[CPLD系统设计技术入门与应用](#) [下载链接1](#)