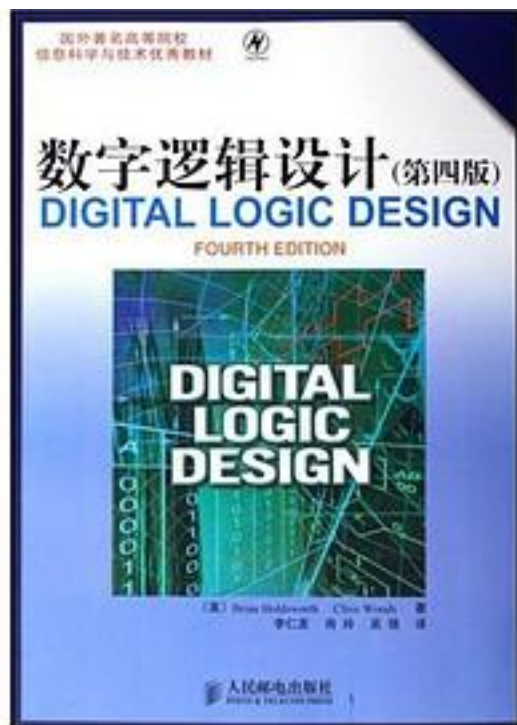


# 数字逻辑设计



[数字逻辑设计 下载链接1](#)

著者: (美) 斯蒂芬·布朗 等著

出版者: 机工

出版时间: 2002-1

装帧:

isbn: 9787111106401

本书将传统与现代设计方法有机融合，通过手工或基于CAD工具方法设计的简单逻辑电路介绍了数字逻辑设计的基本概念，然后引出更出复杂和实用的电路。本书有以下特点：

从只有几个基本逻辑单元的电路到简单处理器这样的数字系统。都列举了大量详细的例子。

完全围绕现代数字电路技术，重点强调了CMOS电路和可编程逻辑器件。

IEEE标准VHDL语言是贯穿全书的中心内容，本书循序渐进地介绍了这一语言，易于初学者理解。

本书可以边阅读，边上机实验，因此，更适合初学者自学，也可作为双语教材使用。

作者介绍:

目录:

[数字逻辑设计\\_下载链接1](#)

标签

硬件编程

数字逻辑设计

评论

-----  
[数字逻辑设计\\_下载链接1](#)

书评

-----  
[数字逻辑设计\\_下载链接1](#)