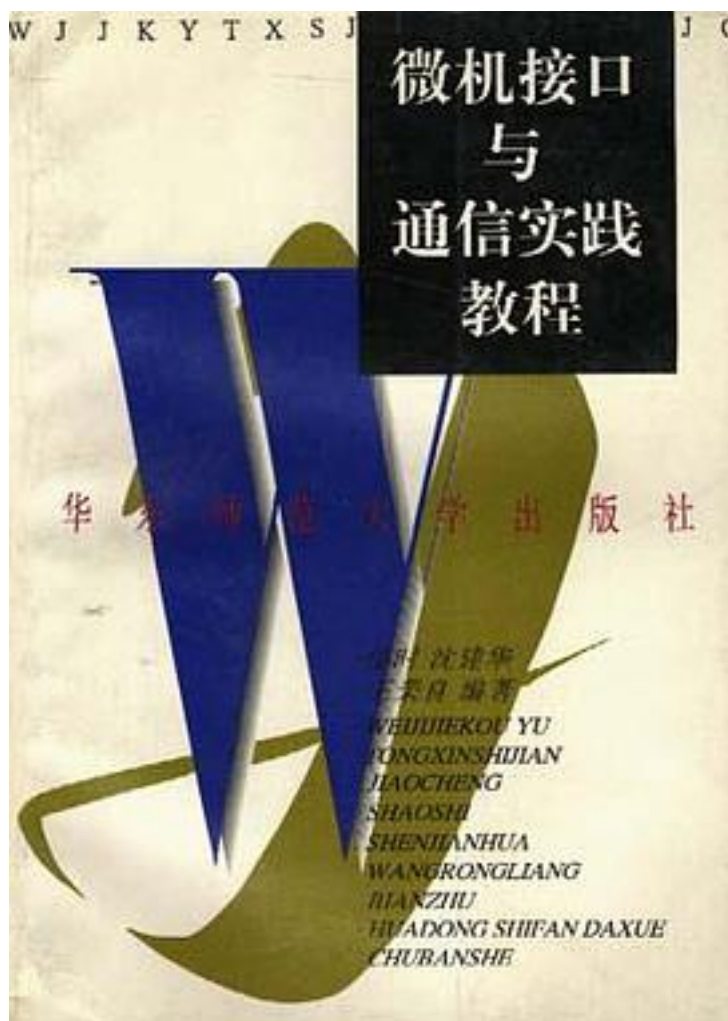


微机接口与通信实践教程



[微机接口与通信实践教程_下载链接1](#)

著者:

出版者:华东师范大学出版社

出版时间:1997-02

装帧:平装

isbn:9787561716465

作者介绍:

目录: 目录

基础篇

第一章 IBMPC总线标准

1.1 IBMPC/XT总线标准

一、概述

二、XT总线信号逻辑功能描述

1.2 IBMPC/XT系统总线时序分析

一、由8088CPU驱动的总线周期

二、DMA总线周期

三、IBMPC/XT系统总线负载和驱动能力

1.3 IBMPC/AT扩展总线分析与时序

一、AT机与XT机62引脚插座的差异

二、AT机辅加插座信号

三、AT总线时序分析

1.4 关于I/O通道的讨论

第二章 汇编指令及方法

2.1 CPU结构

一、CPU内部结构

二、寄存器结构

三、存储器组织

2.2 寻址方式

一、立即寻址

二、寄存器寻址

三、直接寻址

四、寄存器间接寻址

五、寄存器相对寻址

六、基址变址寻址

七、相对基址变址寻址

2.3 指令系统

一、数据传送类指令

二、算术运算类指令

三、位运算类指令

四、程序转移类指令

五、字符串操作类指令

六、CPU控制类指令

2.4 汇编语言及约定

一、汇编语言的格式

二、伪指令

2.5 汇编语言程序的建立与执行

一、建立汇编语言源程序 (EDIT)

二、生成目标文件

三、生成执行文件

四、程序动态调试 (DEBUG)

第三章 BIOS和DOS中断

3.1 键盘输入

一、扫描码与字符码

二、BIOS键盘功能调用

三、DOS键盘功能调用

3.2 显示器输出

一、显示属性

二、BIOS显示功能调用

三、DOS显示功能调用

3.3 打印机输出

一、DOS打印功能调用

二、BIOS打印功能调用

3.4 串行通信口操作

一、DOS串行口功能调用

二、BIOS串行口功能调用

3.5 避免DOS重入

一、DOS重入问题

二、避免DOS重入的方法

第四章 接口设计基本方法

4.1 接口的基本概念

一、I/O接口部件的硬件分类

二、I/O接口信号

三、接口部件的I/O端口

四、CPU与I/O接口的数据传送控制方式

4.2 I/O接口电路设计方法

一、I/O接口与计算机连接界面的设计

二、I/O接口与外设连接界面的设计

三、其他考虑要点

第五章 实验设计方法技巧

5.1 实验的预习

一、明确实验目的，弄清实验原理

二、了解实验环境

三、拟定实验方案

四、掌握实验仪器、工具的使用

5.2 实验的设计

一、实验的设计

二、实验调试步骤的拟定

5.3 实验的调试与实现

一、实验现象的记录

二、实验现象分析和排错

5.4 实验的总结

实验篇

第六章 IBMPC组织结构类实验

6.1 软件编程练习

实验一 BIOS和DOS功能调用练习

实验二 读写磁盘文件

6.2 中断处理

实验三 简单中断

实验四 BIOS功能扩充及中断嵌套

6.3 其它

实验五 PC机RAM扩充方法

实验六 DMA方式传送数据

实验七 定时与计数

第七章 通信类实验

7.1 并行通信

实验八 并行输入输出控制

实验九 数码显示器接口

实验十 键盘与显示器接口

实验十一 打印机接口

7.2 串行通信

实验十二 8251A串行通信

实验十三 双机通信

第八章 微机应用
8.1 数据采集系统
实验十四 A/D转换
实验十五 D/A 转换
8.2 控制类实验
实验十六 步进电机转速控制
8.3 微机综合实验
实验十七 等精度智能频率计
实验十八 语音记录与重放
实验十九 多功能电子秒表及电压表
实验二十 PC机与单片机联机的测控系统
附录一 “E-8088系列高性能PC微机实验仪” 介绍
附录二 8086/8088指令表
附录三 BIOS中断功能调用表
附录四 DOSINT21H中断功能调用表
• • • • • ([收起](#))

[微机接口与通信实践教程_下载链接1](#)

标签

评论

[微机接口与通信实践教程_下载链接1](#)

书评

[微机接口与通信实践教程_下载链接1](#)