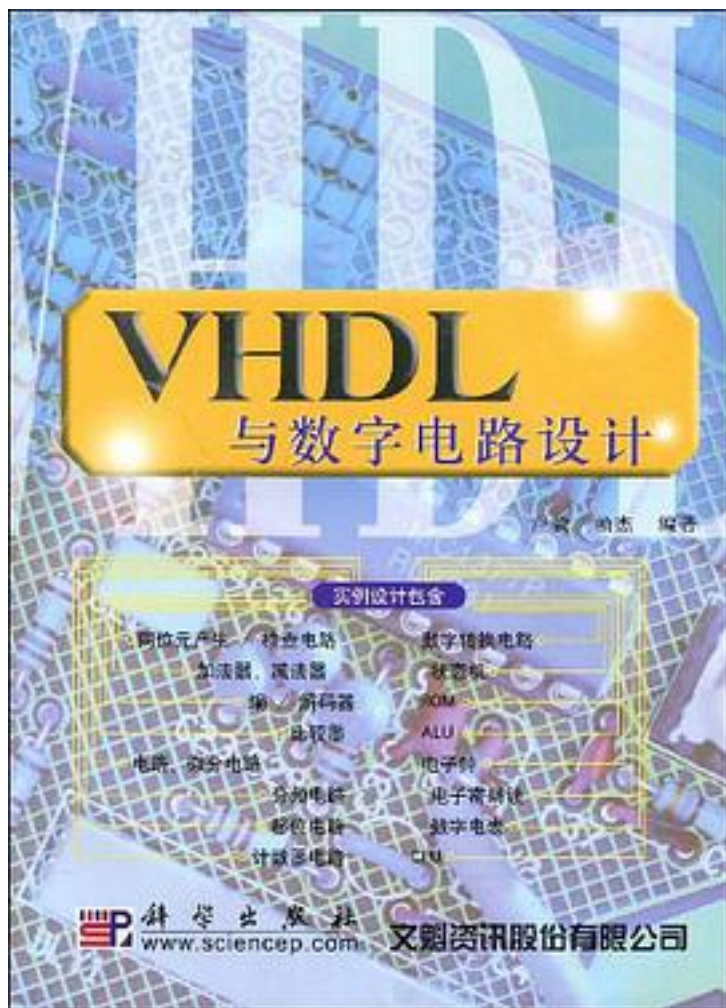


VHDL与数字电路设计



[VHDL与数字电路设计_下载链接1](#)

著者:赵鑫

出版者:机械工业出版社

出版时间:2005-6

装帧:平装

isbn:9787111164234

本书从实际应用的角度出发，对VHDL以及数字电路设计的相关知识进行了全面系统的

介绍。重视可读性，内容深入浅出，便于读者自学；同时也注重实践性，列举了典型的工程实例，体现了电路设计的实践性，从而使读者快速高效地掌握相关的知识。

VHDL作为IEEE标准所规范的硬件描述语言，随着各种EDA工具和集成电路厂商的普遍认同和推广，目前正在各先进国家的电子系统设计领域中获得广泛应用。

本书从实际应用的角度出发，对VHDL以及数字电路设计的相关知识进行了全面系统的介绍。本书可以分为4个部分：第1部分主要介绍VHDL的基本知识和基本语法；第2部分主要介绍常用组合逻辑电路和时序逻辑电路的VHDL程序；第3部分介绍了一些实际应用的通信、DSP和微机系统等方面的VHDL程序；第4部分通过3个大型应用实例来使读者掌握VHDL设计的方法和技巧。

本书的特点是全面系统、由浅入深，能够使读者循序渐进地掌握VHDL和数字电路设计。本书既可以作为高等院校通信与电子类高年级本科生、研究生的教材或者教学参考书，同时也可以作为从事各类数字电路系统设计的科研人员和硬件工程师的应用参考书。

作者介绍:

目录:

[VHDL与数字电路设计_下载链接1](#)

标签

评论

又一本别人挂我名字出的书……

[VHDL与数字电路设计_下载链接1](#)

书评

[VHDL与数字电路设计_下载链接1](#)