

在系统可编程器件与开发技术



[在系统可编程器件与开发技术 下载链接1](#)

著者:白雪

出版者:机械工业出版社

出版时间:2001-7-1

装帧:平装(无盘)

isbn:9787111025467

本书在介绍PAL和GAL可编程逻辑器件的基础上，着重介绍了美国Lattice公司的ispLSI系列程逻辑器件PAL和GAL的基础上，重点介绍了美国Lattice公司的ispLSI系列在系统可编程逻辑器件和ispPAC分别在系统可编程模拟器件的结构和工作原理，以及用于这两类器件的ispDesign
EXPERT和PAC-Designer开发软件的使用方法。介绍了用于逻辑电路设计的硬件描述语言ABEL-DHL和VHDL。书中结合实际应用，介绍了数字系统设计方法，给出了许多数字系统和模拟系统的设计实例，并给出大量的思考题和习题。第9章是实验内容，便事过境迁尝读者自学本书还提出了用Petri网设计逻辑控制器的方法。附录中给出了EDAPro2k实验开发系统的使用方法，ispDesign
EXPERT中的部分出错代码的含义以及Lattice系统宏，这些资料对于读者迅速掌握在系统可编程器件的开发技术是十分有益的。

本书可作为从事电子产品开发和生产的工程技术人员、电子爱好者掌握在系统可编程技术的参考书，可作为大专院校电类和机电类专业相关课程的教材和教学参考书，也适合用作企业的培训教材。

作者介绍:

目录: 前言
第1章 PLD的基础知识
第2章 在系统可编程数字逻辑器件
第3章 在系统可编程模拟器件
第4章 ABEL-HDL语言
第5章 VHDL语言
第6章 ispDesign EXPERT软件的使用
第7章 PAC-Designer软件的使用
第8章 系统设计实例
第9章 在系统可编程技术实验
附录A VHDL语言保留字
附录B EDA Pro2K实验开发系统
附录C ispDesign EXPERT中的部分错误代码与信息
附录D ispLSI宏单元库
· · · · · (收起)

[在系统可编程器件与开发技术_下载链接1](#)

标签

评论

[在系统可编程器件与开发技术_下载链接1](#)

书评

[在系统可编程器件与开发技术_下载链接1](#)