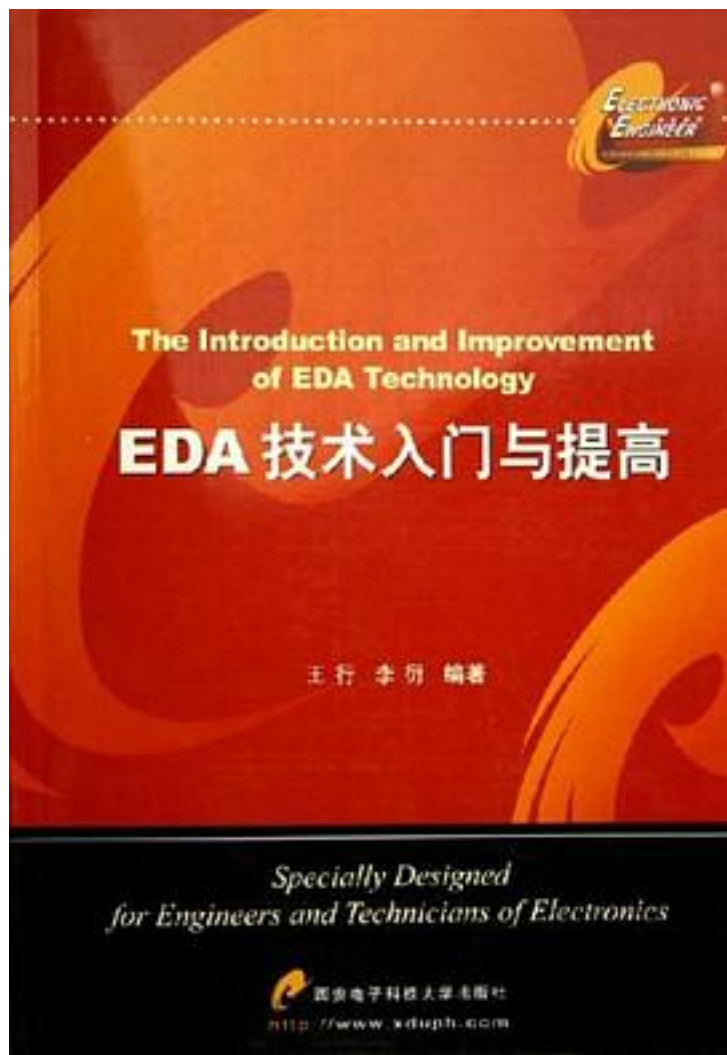


EDA技术入门与提高



[EDA技术入门与提高_下载链接1](#)

著者:王行

出版者:西安电子科技大学出版社

出版时间:2005-5

装帧:平装(无盘)

isbn:9787560615035

本书通过大量实例，系统地介绍了应用EDA技术进行FPGA/CPLD器件的数字电路系统仿真设计的方法和技巧。本书主要包括如下内容：EDA技术概述，可编程逻辑器件，使用MAX+PLUS II 10.2进行数字电路系统设计和仿真的方法，VHDL硬件描述语言，有限状态机以及FPGA/CPLD器件的硬件连接等。

本书内容全面，叙述清晰，既可以作为学习EDA技术应用的基础教材，也可以作为电子类工程技术人员的参考书。

作者介绍:

目录:

[EDA技术入门与提高_下载链接1](#)

标签

FPGA

评论

[EDA技术入门与提高_下载链接1](#)

书评

[EDA技术入门与提高_下载链接1](#)