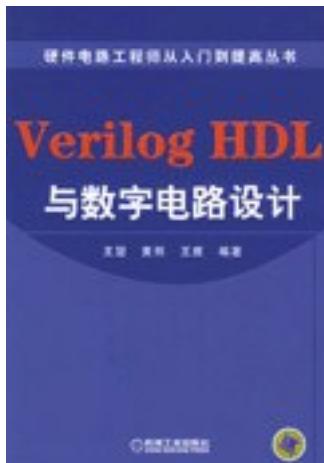


Verilog HDL与数字电路设计



[Verilog HDL与数字电路设计 下载链接1](#)

著者:王冠

出版者:机械工业出版社

出版时间:2006-1

装帧:平装

isbn:9787111173915

本书将从实际应用的角度出发，全面系统地介绍Verilog HDL与数字电路设计的相关知识，使读者全面掌握Verilog HDL和具体的数字电路设计方法。本书从结构上可以分为4个部分：Verilog HDL的基本语法知识、常用数字电路设计的Verilog HDL描述、通过具体的实例介绍小型和大型复杂数字电路的设计、对VerilogHDL流行的EDA开发工具进行了简单的介绍。本书全面系统，实用性强，既可以作为高等院校通信与电子类高年级本科生、研究生的教材或教学参考书，同时也可作为从事各类电子系统设计的科研人员和硬件工程师的应用参考书。

作者介绍:

目录:

[Verilog HDL与数字电路设计 下载链接1](#)

标签

数字电路设计

FPGA

评论

例子挺多的

[Verilog HDL与数字电路设计 下载链接1](#)

书评

[Verilog HDL与数字电路设计 下载链接1](#)