

精通Verilog HDL



[精通Verilog HDL 下载链接1](#)

著者:简弘伦

出版者:电子工业出版社

出版时间:2005-10

装帧:平装

isbn:9787121017742

本书是一本难得的掌握芯片前端设计的著作。作者并不是简单地对Verilog HDL语法进行了介绍，而是独具匠心地将Verilog HDL语言的使用和具体芯片设计实例结合起来，且工程性、实用性很强，为广大读者全面而系统地介绍了如何使用Verilog HDL来进行具有实际意义的芯片设计。在本书的开始，作者还全面地介绍了芯片设计的流程，并对其中的各个部分进行了分别介绍。通过介绍，广大读者应该能从更全面的角度来理解前端设计。

作者介绍:

目录:

[精通Verilog HDL 下载链接1](#)

标签

Verilog

集成电路

硬件设计

电子

verilog

IC

技术

评论

适合入门后阅读，有助于深入理解IC设计的流程和原理

很好的实用价值

IC设计 有些细节讲得挺好。

对数字IC整个流程和规范介绍的很详细

[精通Verilog HDL 下载链接1](#)

书评

[精通Verilog HDL 下载链接1](#)