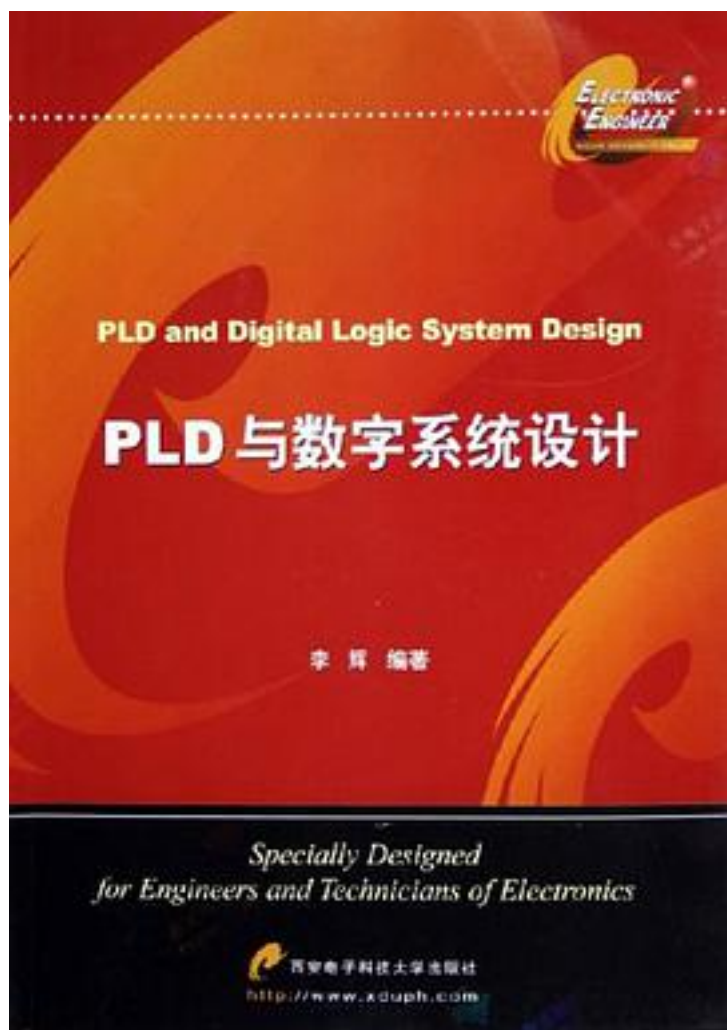


# PLD与数字系统设计



[PLD与数字系统设计\\_下载链接1](#)

著者:李辉

出版者:西安电子科技大学出版社

出版时间:2005-5

装帧:简装本

isbn:9787560615028

本书介绍了可编程逻辑器件的内部结构和工作原理、用于数字逻辑电路设计的硬件描述

语言VHDL和Verilog-HDL、可编程逻辑器件的开发系统ISE 5.1i的使用方法。最后通过几个具有一定应用价值的电子系统设计实例，介绍了实现数字逻辑系统的设计方法。

本书可作为从事电子产品开发及生产的工程技术人员学习和开发在系统可编程集成电路原理与应用技术的参考书，也可作为大专院校电子工程、计算机和自动化等相关专业开设实验与数字系统设计课程的教学参考书。

作者介绍:

目录:

[PLD与数字系统设计\\_下载链接1](#)

标签

评论

-----  
[PLD与数字系统设计\\_下载链接1](#)

书评

-----  
[PLD与数字系统设计\\_下载链接1](#)