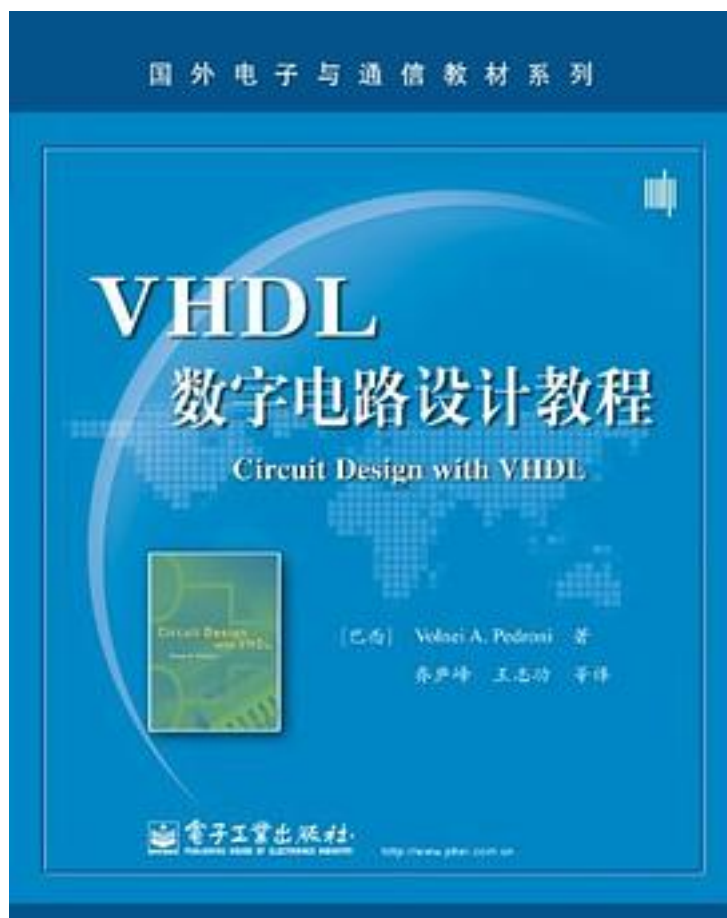


VHDL数字电路设计教程



[VHDL数字电路设计教程_下载链接1](#)

著者:佩德罗尼

出版者:电子工业出版社

出版时间:2005-9

装帧:简装本

isbn:9787121017438

《VHDL数字电路设计教程》共分为三个基本组成部分，首先详细介绍VHDL语言的背景知识、基本语法结构和VHDL代码的编写方法；然后介绍VHDL电路单元库的结构和使用方法，以及如何将新的设计加入到现有的或自己新建立的单元库中，以便于进行代码的分割、共享和重用；最后介绍PLD和FPGA的发展历史、主流厂商所提供的开发环境的

使用方法。本书在内容结构的组织上有独特之处，例如将并发描述语句、顺序描述语句、数据类型与运算操作符和属性等独立成章，使读者更容易清晰准确地掌握这些重要内容。本书注重设计实践，给出了大量完整设计实例的电路图、相关基本概念、电路工作原理以及仿真结果，从而将VHDL语法学习和如何采用它进行电路设计有机地结合在一起。自从VHDL在1987年成为IEEE标准之后，就因其在电路模型建立、仿真、综合等方面的强大功能而被广泛用于复杂数字逻辑电路的设计中。本书的第一部分是电路设计部分，其主要内容包括代码结构、数据类型、操作符和属性、并发和顺序描述语句、对象、有限状态的设计以及大量相关例题。第二部分是系统设计部分，讲解了与VHDL电路设计单元库相关的内容，包括包集、元件、函数和过程，同时给出了大量与此相关的例题。附录部分对可编程逻辑器件的基本结构、发展历史、目前主流厂商及基提供的开发平台的使用进行了详细说明。

作者介绍:

目录:

[VHDL数字电路设计教程_下载链接1](#)

标签

VHDL

数字电路

硬件描述语言VHDL

电路

硬件编程

数字电路设计

上海交大

计算机科学

评论

06年暑假在本部图书馆看了这书，还行。做这些还是实际跑个程序，从时序图到模拟到最后烧板子跑一遍，不然看多少书都是白搭。

简洁明了

囫囵吞枣，也不知道以后会不会做这方面

错误太多了

两本绿皮的，一本verilog一本VHDL,读的很泛泛，所以评价不出什么来。

总算找到正确的书了

这本主要是VHDL与数字电路的关系。。其实把这两者混在一起不是很好。。VHDL应该和接口技术在一起更实用吧？！

实例丰富，非常适合VHDL入门，基本上该点到的都有了。

可以做为VHDL入门

救命

入门者从这本开始挺好的，完全把这本吃透基础会不错，但实践应用还是得靠项目积累

书的内容不算很多（相比其他著作来说）里面还有很多例子，可惜10.4节端口映射部分的描述有错误。。。不过总体来说是vhdl入门的好书

不错

[VHDL数字电路设计教程 下载链接1](#)

书评

非常适合VHDL入门，基本上该点到的都有，而且实例都很不错，强烈推荐。看完这本书还想再变得NB一点，推荐最近正在看的Digital signal processing with field programming gate arrays~

[VHDL数字电路设计教程 下载链接1](#)