

Verilog-HDL工程实践入门



[Verilog-HDL工程实践入门_下载链接1](#)

著者:常晓明李媛媛

出版者:北京航空航天大学出版社

出版时间:2005-11

装帧:简装本

isbn:9787810776554

本书从实践的角度出发，全面介绍了硬件描述语言Verilog-HDL。通过与具体电路实验

的结合，使读者能够轻松地掌握Verilog-HDL的语法、结构、功能及其简单应用。此外，本书还附带一张特色光盘：网页形式、学习方便；视频效果、直观生动；文档齐全、设计快捷；源码验证、保你成功！

本书共有9章。第1章～第5章，通过应用Verilog-HDL描述的各种逻辑电路实例，详细讲解该语言的语法结构和仿真实现。第6章讲述基于Verilog-HDL的硬件电路的实现。第7章介绍硬件开发应具备的条件。第8章说明全书所应用到的所有硬件基本单元的设计。第9章通过列举8个简单的应用实例，详细讲解数字电路系统设计的全过程。书中给出的全部仿真结果和硬件实现均经过验证。

本书附带光盘1张，包含全书所有的Verilog-HDL实例文件、电路图的Protel文件以及部分实例的视频演示。为了使读者能够更好地理解和掌握全书内容，光盘中的文件采用多媒体技术，以网络版的风格，用视频和音频的表现技法，图像和动画的表现方式突出了全书的精华。本书很适合初学者和工程技术人员作为入门、工具书和参考资料。

作者介绍:

目录:

[Verilog-HDL工程实践入门_下载链接1](#)

标签

评论

[Verilog-HDL工程实践入门_下载链接1](#)

书评

[Verilog-HDL工程实践入门_下载链接1](#)