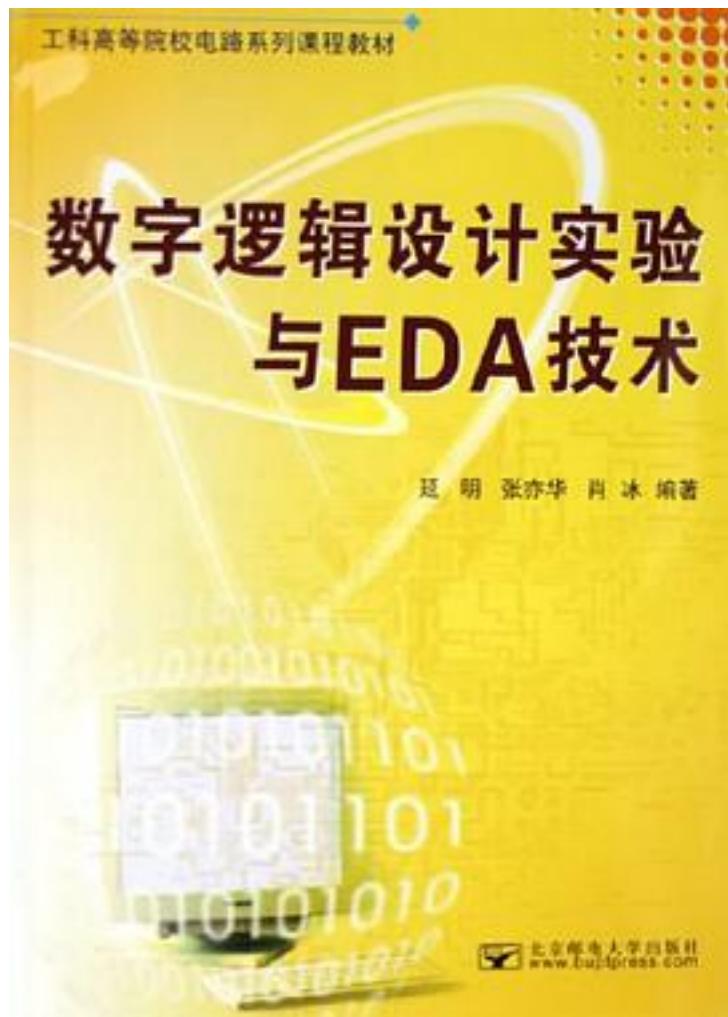


数字逻辑设计实验与EDA技术



[数字逻辑设计实验与EDA技术 下载链接1](#)

著者:延明/张亦华/肖冰编

出版者:北京邮电大学出版社

出版时间:2006-1

装帧:简裝本

isbn:9787563511303

本书主要介绍了数字电路的基本实验技术及实验技巧，现代电子设计自动化的硬件（P

LD) 和软件，以及它们的开发应用。全书突出了电子设计自动化 (EDA) 的观念，并将先进的EDA技术引入数字实践环节，其内容包括：数字集成电路的测量技术，可编程逻辑器件的基本原理，MAX7000系列可编程逻辑器件应用，VHDL硬件设计语言及其开发软件MAX+plus II 和Quartus II，Pspice，Multisim软件在数字电路实验中的应用，数字电路基本实验，数字系统与课程设计等。

本书同时注重将当前先进的数字技术引入教学并加以实施，使学生了解现代化数字技术飞速发展的信息与态势，培养学生创新理念。

本书可作为大学本科和专科通信、电子工程类专业的实验教材，也可作为从事电子工程技术工作的科技人员的参考用书。

作者介绍:

目录:

[数字逻辑设计实验与EDA技术 下载链接1](#)

标签

评论

[数字逻辑设计实验与EDA技术 下载链接1](#)

书评

[数字逻辑设计实验与EDA技术 下载链接1](#)