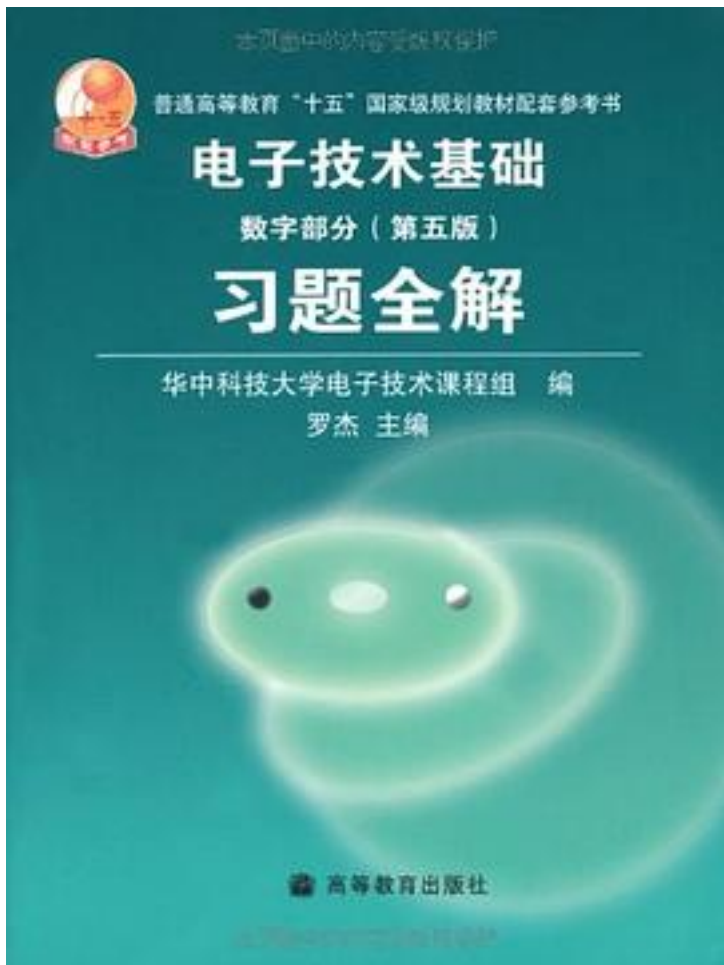


电子技术基础数字部分



[电子技术基础数字部分_下载链接1](#)

著者:罗杰

出版者:高等教育

出版时间:2006-5

装帧:

isbn:9787040186680

《电子技术基础数字部分(第5版)习题全解》是为配合华中科技大学电子技术课程组编、康华光任主编、邹寿彬和秦臻任副主编的《电子技术基础数字部分》（第五版）教材

而编的习题全解。内容包括《电子技术基础数字部分》（第五版）各章习题解答。

《电子技术基础数字部分(第5版)习题全解》使用对象主要是电气信息类（包括原电子、电气、自控等类）教师，希望它的出版有助于电子技术基础授课教师进行教学、开展教学研究及提高教学质量。《电子技术基础数字部分(第5版)习题全解》也可供有关工程技术人员及各类自学人员参考。

作者介绍:

目录: 1 数字逻辑概论 1.1 数字电路与数字信号 1.2 数制 1.3 二进制数的算术运算 1.4 二进制代码 1.5 逻辑函数及其表示方法2 逻辑代数与硬件描述语言基础 2.1 逻辑代数 2.2 逻辑函数的卡诺图化简法3 逻辑门电路 3.1 MOS逻辑门电路 3.2 TTL逻辑门电路 3.3 射极耦合逻辑门电路 3.4 砷化镓逻辑门电路 3.5 逻辑描述中的几个问题 3.6 逻辑门电路使用中的几个实际问题4 组合逻辑电路 4.1 组合逻辑电路的分析 4.2 组合逻辑电路的设计 4.3 组合逻辑电路中的竞争冒险 4.4 若干典型的组合逻辑集成电路 4.5 组合可编程逻辑器件5 锁存器和触发器 5.2 锁存器 5.3 触发器的电路结构和工作原理 5.4 触发器的逻辑功能6 时序逻辑电路 6.1 时序逻辑电路的基本概念 6.2 同步时序逻辑电路的分析 6.3 同步时序逻辑电路的设计 6.4 异步时序逻辑电路的分析 6.5 若干典型的时序逻辑集成电路 6.6 时序可编程逻辑器件7 存储器、复杂可编程器件和现场可编程门阵列 7.1 只读存储器 7.2 随机存取存储器 7.3 复杂可编程逻辑器件 7.4 现场可编程门阵列8 脉冲波形的变换与产生 8.1 单稳态触发器 8.2 施密特触发器 8.3 多谐振荡器 8.4 555定时器及其应用9 数模与模数转换器 9.1 D/A转换器 9.2 A/D转换器*10 数字系统设计基础 10.2 算法状态机 10.3 寄存器传输语言 10.4 用可编程逻辑器件实现数字系统11 VerilogHDL题解 2.3 硬件描述语言VerilogHDL基础 3.7 用VerilogHDL描述逻辑门电路 4.6 用VerilogHDL描述组合逻辑电路 5.5 用VerilogHDL描述锁存器和触发器 6.6 用VerilogHDL描述时序逻辑电路 7.5 用EDA技术和可编程器件的设计例题
• • • • • (收起)

[电子技术基础数字部分 下载链接1](#)

标签

教材

通信

电气

2006

评论

神器！

[电子技术基础数字部分_下载链接1_](#)

书评

[电子技术基础数字部分_下载链接1_](#)