

# 数字电路设计



[数字电路设计\\_下载链接1](#)

著者:汤山俊夫

出版者:科学出版社

出版时间:2006-8

装帧:简装本

isbn:9787030174949

《数字电路设计》从数字电路与模拟电路的区别入手，介绍数字电路和数字IC，基本元件AND、OR、NOT的动作，触发器，计数器，定时器与时钟电路的制作，移位寄存器，高性能组合电路，基本接口，绝缘接口，由HDL组成的数字电路设计等，《数字电路设计》适合从事数字电路开发与设计的技术人员参考。《数字电路设计》是“图解实用电子技术丛书”之一。《数字电路设计》从数字电路与模拟电路的区别入手，介绍数字电路和数字IC，基本元件AND、OR、NOT的动作，触发器，计数器，定时器与时钟电路的制作，移位寄存器，高性能组合电路，基本接口，绝缘接口，由HDL组成的数字电路设计等。

作者介绍:

目录:

[数字电路设计\\_下载链接1](#)

## 标签

数字电路

电路

数字电路设计

电子电气

设计

电子

调试

电子设计

## 评论

基本采样定理 以处所处理的频率2倍以上频率采样其电压 可再现原频率

-----  
这么好的书居然没销量，都买不到了，电子电路相关的书籍不分时间的。。。。

-----  
[数字电路设计\\_下载链接1](#)

## 书评

-----  
[数字电路设计 下载链接1](#)