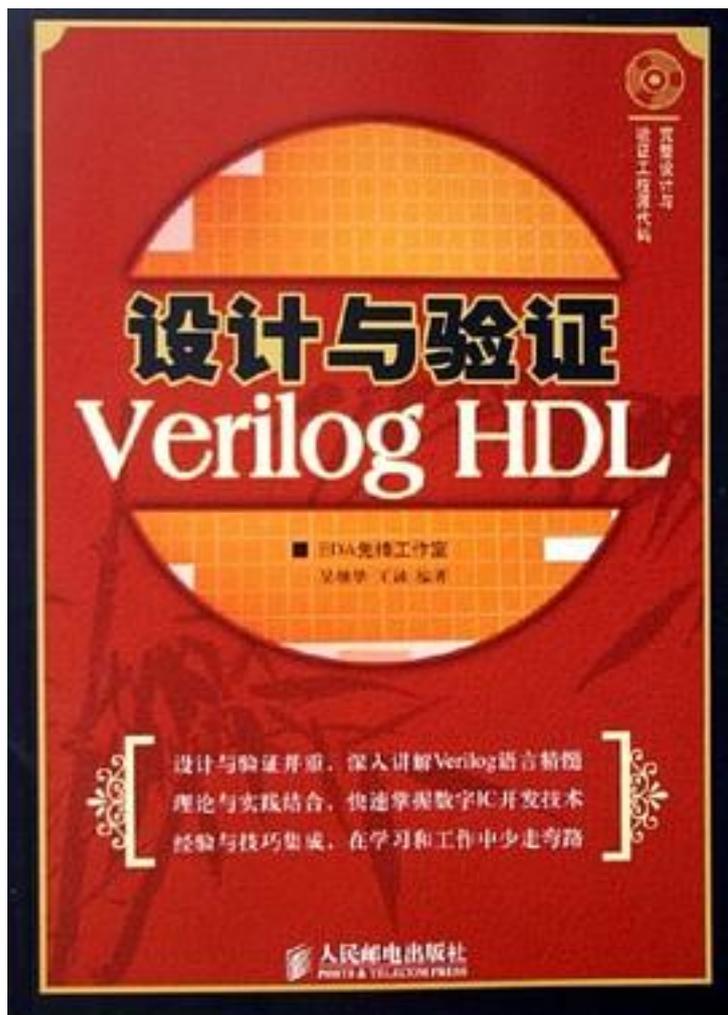


设计与验证Verilog HDL



[设计与验证Verilog HDL_下载链接1](#)

著者:吴继华

出版者:人民邮电

出版时间:2006-8

装帧:

isbn:9787115150417

《设计与验证》以实例讲解的方式对HDL语言的设计方法进行介绍。全书共分9章，第1

章至第3章主要介绍了Verilog HDL语言的基本概念、设计流程、语法及建模方式等内容；第4章至第6章主要讨论如何合理地使用Verilog HDL语言描述高性能的可综合电路；第7章和第8章重点介绍了如何编写测试激励以及Verilog的仿真原理；第9章展望HDL语言的发展趋势。

作者介绍:

目录:

[设计与验证Verilog HDL_下载链接1](#)

标签

verilog

Verilog

FPGA

集成电路

硬件设计

fpga

电子与半导体技术

理工学习

评论

好书

好吧，从今天开始很无耻地把今后看的专业书也标个记hiahiahiahia

很棒的入门书，需要反复参看。讲解了Verilog的语言特性和综合特性。

工程性强

对代码到电路之间的对应关系有了一个比较好的理解，有不少比较好的例子来帮助读者理解

第六章 状态机和第八章 仿真原理 写的很犀利! ~

仅看过状态机一章，写得非常好

做FPGA不错的书

特别好

[设计与验证Verilog HDL 下载链接1](#)

书评

看过夏宇闻的那本verilog数字系统设计，大部分细节都有提到，但是不够具体。这本书比那本书好，主要在于对待问题能够结合事物的本质，以及实际经验，并且内容安排层

次分明，详略得当，很全面。举例二三: 0.硬件描述语言与C语言的区别
Verilog采用了C语言的形式，但是描述的是...

[设计与验证Verilog HDL 下载链接1](#)