

数字电路与逻辑设计



[数字电路与逻辑设计_下载链接1](#)

著者:禹思敏,朱玉玺

出版者:华南理工大学出版社

出版时间:2006-6

装帧:

isbn:9787562323853

本书以飞速发展的数字技术为背景，在完整阐述数字逻辑设计基本概念、分析设计方法的基础上，还介绍了数字逻辑设计的发展方向，确保及时更新知识。本书注重系统性、简洁性、概念及设计方法的递进性，重在培养学生的实践和创新能力。

本教材分五部分，共十章：分别介绍了数字逻辑基础，单元逻辑及逻辑电路基础，数／模(D／A)、模／数(A/D)转换及器件，半导体存储器和可编程器件，数字系统在现代通信中的应用。

本书可作为高等院校计算机专业的教材；对计算机相近专业的学生，根据课程设置的需要，可选讲部分章节的内容。

作者介绍:

目录:

[数字电路与逻辑设计_下载链接1](#)

标签

评论

[数字电路与逻辑设计_下载链接1](#)

书评

[数字电路与逻辑设计_下载链接1](#)