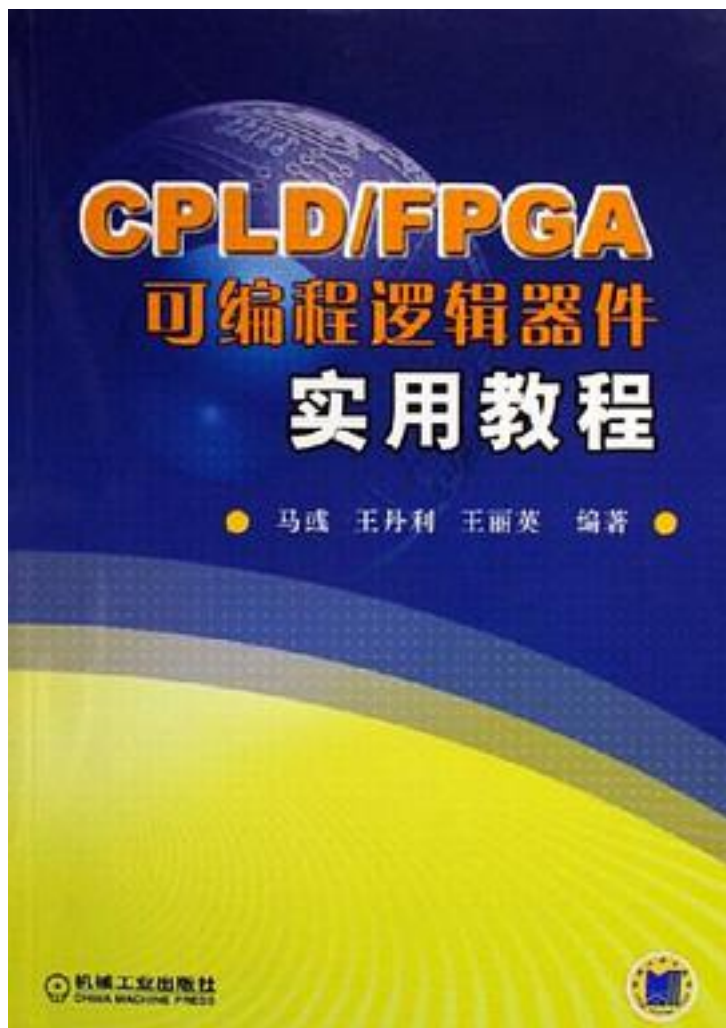


CPLD/FPGA可编程逻辑器件实用教程



[CPLD/FPGA可编程逻辑器件实用教程_下载链接1](#)

著者:马彧

出版者:机械工业出版社

出版时间:2006-7

装帧:

isbn:9787111191421

本书介绍了近年来新兴的CPLD／FPGA硬件知识，以及硬件描述语言

VHDL的具体应用。本书通过典型范例，使读者能够很快掌握CPLD／FPGA的设计方法，将理论知识与实践经验融为一体。内容包括“CPLD／FPGA知识概述”，“PID／CPLD／FPGA硬件结构”，“硬件描述语言VHDL”，“Altera公司的MAX+Plus II 集成开发环境”，“Lattice公司的ispLEVER集成开发环境”、“Xilinx公司的WebPACK集成开发环境”、“VHDL硬件描述语言程序示例”等。

本书具有以下特点：

全面性：介绍世界三大权威公司的芯片使用，使读者所获得的知识和掌握的技能更加全面，更能适应人才市场的需求。

实用性：书中的所有程序均通过编著者验证，所有知识点和操作步骤均加以介绍，内容通俗易懂，具有教科书和工具书的双重功能。

本书可供普通高校本专科电子信息(计算机)、通信、自控等专业作为教材或教学参考书，还可作为社会上相关专业工程技术人员自学的参考用书。

作者介绍:

目录:

[CPLD/FPGA可编程逻辑器件实用教程 下载链接1](#)

标签

评论

一天马马虎虎看完，连入门都不能算的书

[CPLD/FPGA可编程逻辑器件实用教程 下载链接1](#)

书评

[CPLD/FPGA可编程逻辑器件实用教程_下载链接1](#)