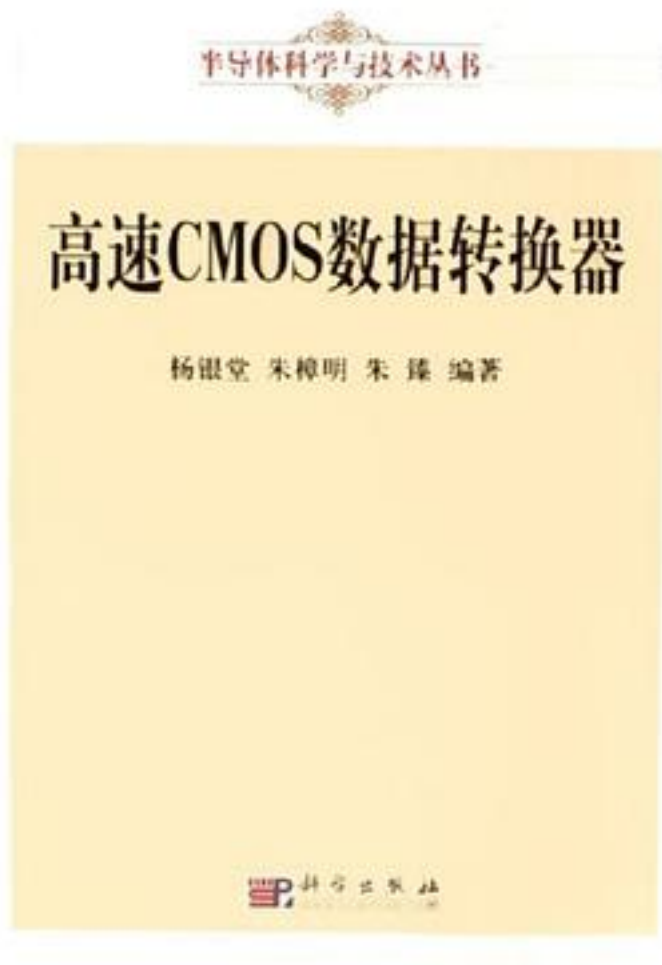


高速CMOS数据转换器



[高速CMOS数据转换器_下载链接1](#)

著者:杨银堂

出版者:科学出版社有限责任公司

出版时间:2006-9

装帧:简装本

isbn:9787030177360

《高速CMOS数据转换器》系统地介绍了高速CMOS数据转换器，即高速D/A转换器和高

速A/D转换器设计所涉及的一些问题，包括体系结构、高层次模型、关键技术、电路实现、验证测试技术及低压设计技术等。对高速CMOS数据转换器的特性参数进行了介绍，并分析了各种高速CMOS数据转换器的结构，基于MATLAB平台建立了高速电流舵D/A转换器的高层次模型。《高速CMOS数据转换器》还介绍了高速CMOS数据转换器设计的一些关键技术，并全面介绍了高速电流舵D/A转换器、折叠内差式A/D转换器和流水线A/D转换器的电路设计，还介绍了能用于低压高速CMOS数据转换器设计的低压CMOS模拟集成电路设计技术。

《高速CMOS数据转换器》可作为微电子学、电子信息工程等专业高年级本科生和研究生学习混合信号集成电路设计的教材，也可供从事模拟/混合信号CMOS集成电路设计的工程师参考。

作者介绍:

目录:

[高速CMOS数据转换器_下载链接1](#)

标签

评论

[高速CMOS数据转换器_下载链接1](#)

书评

[高速CMOS数据转换器_下载链接1](#)