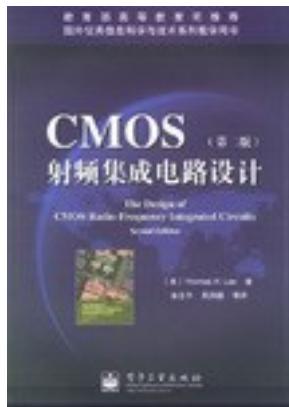


CMOS射频集成电路设计



[CMOS射频集成电路设计 下载链接1](#)

著者:李

出版者:电子工业出版社

出版时间:2006-11

装帧:平装

isbn:9787121032806

本书是一部关于CMOS射频集成电路的教材，本书首先简要介绍了无线电发展史和无线系统原理；在回顾集成电路元件特性、MOS器件物理和模型、RLC串并联和其他振荡网络以及分布式系统特点的基础上，介绍了史密斯圆图、S参数和带宽估计技术；着重说明了现代高频宽带放大器的设计方法，详细讨论了关键的射频电路模块，包括低噪声放大器（LNA）、基准电压源、混频器、射频功率放大器、振荡器和频率综合器。对于射频集成电路中存在的各类噪声及噪声特性包括振荡电路中的相位噪声也作了深入的探讨。本书适合高校相关专业学生学习使用。

作者介绍:

目录:

[CMOS射频集成电路设计 下载链接1](#)

标签

微电子

简体中文

电路设计

电子

射频

中国

RF

EE

评论

好书，相位噪声分析很到位

[CMOS射频集成电路设计 下载链接1](#)

书评

非常好的一本书！！

看起来像是随口说说的话也值得深入思考，内容阐述的简明清晰丰富有深度。观点独特

，深入本质！

不适合入门，但是每一个想从事ic和射频设计的人都应该认真读一下这本书，一定受益

匪浅！！

[CMOS射频集成电路设计_下载链接1](#)