数字逻辑电路



数字逻辑电路 下载链接1

著者:杨文霞,孙青林编

出版者:高教分社

出版时间:2007-3

装帧:

isbn:9787030184979

《数字逻辑电路》是为普通高等院校电子信息类、自动化类以及其他相关专业编写的教材。《数字逻辑电路》在介绍基本理论和基本分析方法的基础上,引入了数字系统设计的内容,并介绍了EDA和硬件描述语言,强化了可编程逻辑器件的内容。《数字逻辑电路》主要内容包括逻辑代数基础、门电路、组合逻辑电路、触发器、时序逻辑电路分析与设计、脉冲波形的产生和整形、半导体存储器和可编程逻辑器件、数字系统设计、EDA及硬件描述语言和数/模和模/数转换器。

作者介绍:

目录:

数字逻辑电路_下载链接1_

教材
微电子
专业
评论
书评

标签