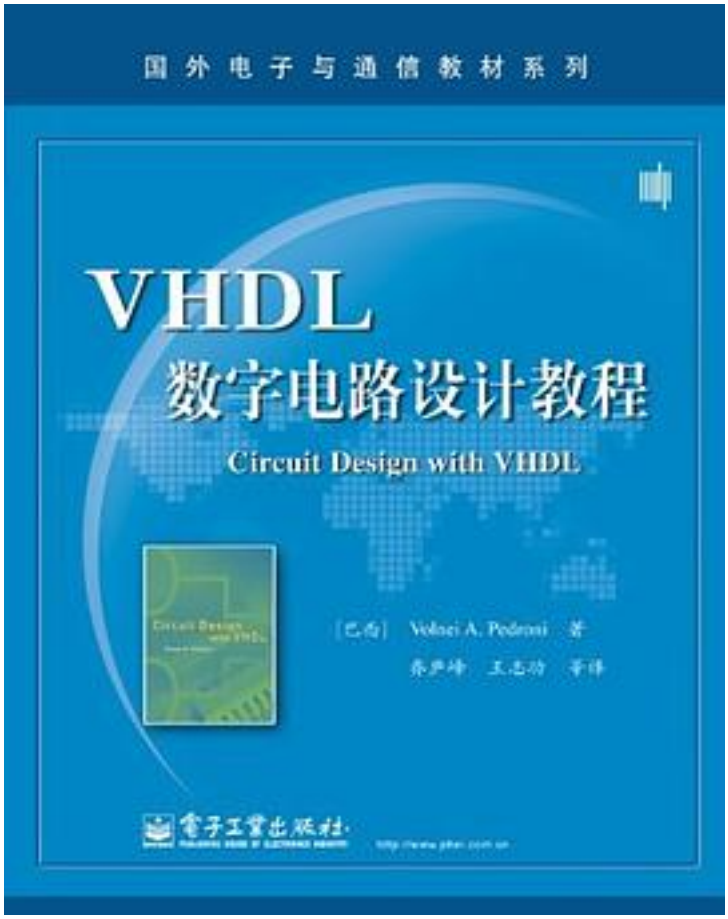
VHDL数字电路设计教程



VHDL数字电路设计教程_下载链接1_

著者:佩德罗尼

出版者:

出版时间:2013-1

装帧:

isbn:9787121186721

《国外电子与通信教材系列:VHDL数字电路设计教程》共分为三个基本组成部分，首先详细介绍VHDL语言的背景知识、基本语法结构和VHDL代码的编写方法；然后介绍VHDL电路单元库的结构和使用方法，以及如何将新的设计加入到现有的或自己新建立的单元库中，以便于进行代码的分割、共享和重用；最后介绍CPLD和FPGA的发展历史、主

流厂商提供的开发环境使用方法。《国外电子与通信教材系列:VHDL数字电路设计教程》在结构组织上有独特之处，例如将并发描述语句、顺序描述语句、数据类型与运算操作符和属性等独立成章，使读者更容易清晰准确地掌握这些重要内容。《国外电子与通信教材系列:VHDL数字电路设计教程》注重设计实践，给出了大量完整设计实例的电路图、相关基本概念、电路工作原理以及仿真结果，从而将VHDL语法学习和如何采用它进行电路设计有机地结合在一起。

作者介绍:

目录:

VHDL数字电路设计教程_下载链接1_

标签

FPGA

简体中文

杂七杂八

教科书

巴西

入门

中国

IC

评论

还得再点一遍VHDL的技能树

結構清晰框架清楚條理分明简明易懂编排出色語言和設計結合得很好两天就刷完了2/3
真是本好書

三天怒读!

VHDL数字电路设计教程_下载链接1_

书评

VHDL数字电路设计教程_下载链接1_