

网络化芯片



[网络化芯片_下载链接1](#)

著者:詹奇

出版者:西安交大

出版时间:2007-6

装帧:

isbn:9787560524320

《网络化芯片》一书提出了各种各样的课题、问题和解决途径，这些课题、问题和解决途径的共同主题都是以一种规则、共享的片上通信网络形式对片上通信进行系统地组织，简而言之就是NoC。

随着在单个芯片上集成的处理器核、IP块数量的稳定增长，就很有必要以一种系统方法来对通信基础结构进行设计。过去两年中，一些研究团体提出了多种不同的压缩的片上

交换通信网络。本书对当前这些研究的技术发展进行了总结，并对从物理集成到体系结构到操作系统及应用接口的主要问题进行了讨论。本书还指出了该领域的发展方向，展望了发展远景。此外，本书勾画出采用基于包交换网络的设计平台所能得到的收效，这种收效可能实际上将是影响深远的，因为在单芯片VLSI实现这一限制条件下，分布式系统、分布式实时系统、容错系统、并行计算机体系结构、并行编程以及传统SOC的许多主题都将表现出相互关联性。

本书分为三部分：第一部分涉及系统设计和方法学问题；第二部分介绍硬件和通信基础结构的有关问题以及解决途径；最后，在第三部分讨论操作系统、嵌入式软件和应用。从物理层到应用层的通信是贯穿本书的中心主题。本书是一个非常好的参考资源，并可以作为该课题高级课程的教材使用。

作者介绍:

目录:

[网络化芯片_下载链接1](#)

标签

NoC

IC

EECS

评论

[网络化芯片_下载链接1](#)

书评

[网络化芯片_下载链接1](#)