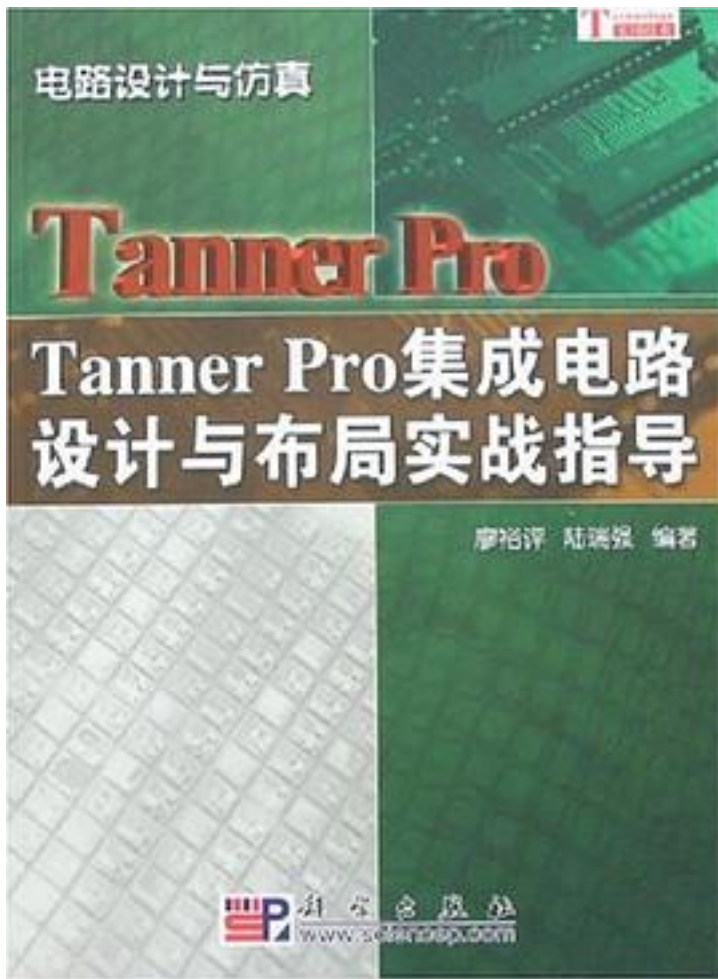


# Tanner Pro集成电路设计与布局实战指导



[Tanner Pro集成电路设计与布局实战指导\\_下载链接1](#)

著者:廖裕评，陆瑞强编

出版者:科学出版社

出版时间:2007-7

装帧:

isbn:9787030190499

《电路设计与仿真:Tanner Pro集成电路设计与布局实战指导》以循序渐进的方式全面讲述用Tanner

Pro进行集成电路设计、电路模拟以及电路布局的技巧。《电路设计与仿真:Tanner Pro集成电路设计与布局实战指导》共16章2个附录，首先从Tanner Tools Pro软件入手，介绍S-Edit设计电路和利用T-Spice验证电路，接着介绍L-Edit布局电路及LVS对比电路功能，最后辅以案例分析，附录部分则介绍了CMOS制作流程，以及HiPer功能。读者可根据本书的详细操作步骤一一操作，从而学习并实现完整的集成电路设计。

作者介绍:

目录:

[Tanner Pro集成电路设计与布局实战指导\\_下载链接1](#)

标签

IC

Analog-Layout

评论

-----  
[Tanner Pro集成电路设计与布局实战指导\\_下载链接1](#)

书评

-----  
[Tanner Pro集成电路设计与布局实战指导\\_下载链接1](#)