

数字电路与数字逻辑



[数字电路与数字逻辑_下载链接1](#)

著者:张虹 编

出版者:北京航空航天大学

出版时间:2007-7

装帧:

isbn:9787811240146

为适应电子信息时代的新形式和应用型本科院校培养应用型人才的迫切需要，通过教学改革与实践，作者编写了这本《数字电路与数字逻辑》。

本教材知识全面，深入浅出，通俗易懂；在保证理论知识够用的同时，注重理论联系实

际，培养学生各方面的能力。

全书共分10章：逻辑代数基础，逻辑门电路，组合逻辑电路，触发器，时序逻辑电路，脉冲波形的产生与整形，数/模、模/数转换电路，存储器和可编程逻辑器件，数字电路应用举例，EDA技术与VHDL。各章均配有经典例题和习题，书后附有习题答案。

本教材适于作为高等院校计算机、电子、通信、机电一体化等专业本科和专科的教科书，也可作为自学考试和电子技术工程人员的自学用书。本教材总学时为54~72学时（不含实验），专科可在此基础上适当增加学时。

作者介绍:

目录:

[数字电路与数字逻辑_下载链接1](#)

标签

评论

[数字电路与数字逻辑_下载链接1](#)

书评

[数字电路与数字逻辑_下载链接1](#)