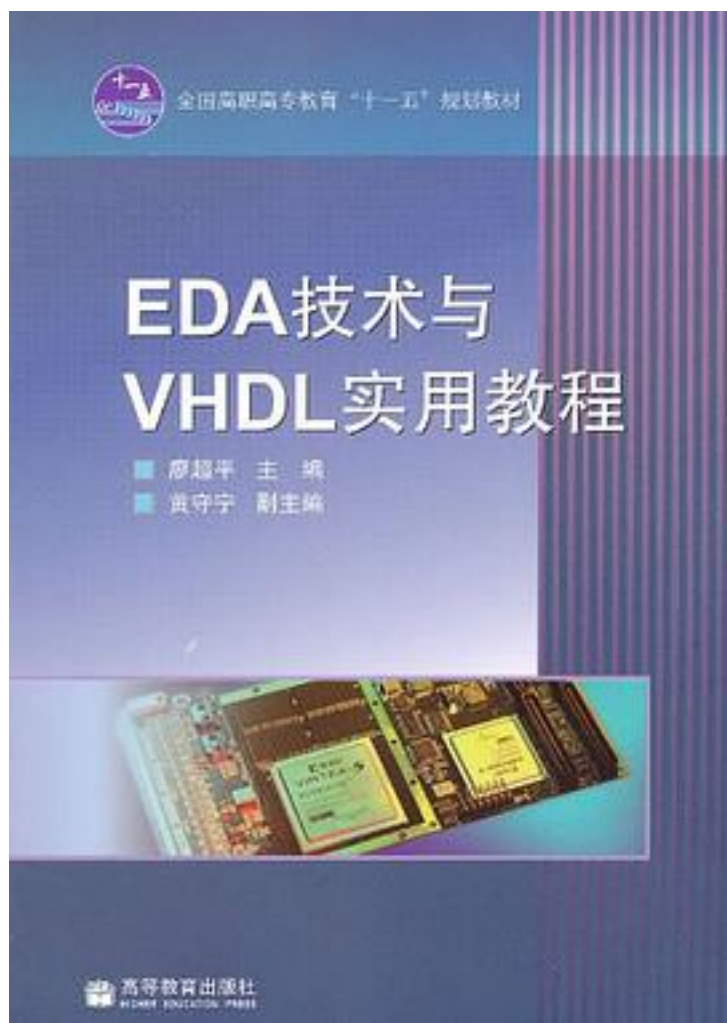


EDA技术VHDL实用教程



[EDA技术VHDL实用教程_下载链接1](#)

著者:廖超平 编

出版者:高等教育

出版时间:2007-6

装帧:

isbn:9787040217162

《全国高职高专教育"十一五"规划教材:EDA技术与VHDL实用教程》的CPLD／FPGA开发

软件选用国内应用广泛的Ahera公司的升级产品Quartus II，硬件描述语言选用目前世界上最常用的，并且在国内资料较多的VHDL。对于Quartus II，《全国高职高专教育"十一五"规划教材:EDA技术与VHDL实用教程》重点介绍其原理图输入设计法流程、VHDL输入设计法流程、运用Quartus II进行设计文件的编辑、编译、仿真及器件编程等内容。对于VHDL，则重点介绍VHDL语句与程序结构、语法规则和设计流程等。在介绍VHDL时，总结了以往高职程序设计教学的经验，采用分析—总结—设计的吸收—消化—再创新的教学方法，即引导学生先通过分析现有的程序，从中总结出规律或得到一定启发后，再编写出自己的心程序。《全国高职高专教育"十一五"规划教材:EDA技术与VHDL实用教程》以培养学生EDA工程实践能力为宗旨，各部分选材和安排围绕培养学生工程实践能力来展开，在书中专门安排有一章讲授EDA工程实践项目方法和实例。

作者介绍:

目录:

[EDA技术VHDL实用教程_下载链接1](#)

标签

EDA

评论

[EDA技术VHDL实用教程_下载链接1](#)

书评

[EDA技术VHDL实用教程_下载链接1](#)