

数字系统设计及VHDL实践



[数字系统设计及VHDL实践_下载链接1](#)

著者:徐向民

出版者:机械工业

出版时间:2007-10

装帧:

isbn:9787111225065

本书系统地介绍了数字系统描述的硬件语言与设计方法，从理论、方法、工具，到实践

进行了全面的阐述。全书分两篇：基础篇和实践篇。基础篇，共有8章。第1章介绍了数字系统的基本概念及EDA技术的发展趋势；第2、3章结合大量实例，介绍了硬件描述语言VHDL；第4、5章介绍了基于ASM图的时序电路设计方法及状态机的VHDL实现；第6、7章介绍了有关仿真和综合的知识；第8章结合设计实例，介绍了数字系统设计方法的原理和具体的应用。实践篇共有5章，从实践的角度，由浅入深，结合自主开发的EDA实验平台，从设计描述到下载对数字系统的整个设计流程进行了详细的讲解。本书兼具知识性和实用性。

本书可作为大专院校电子类高年级本科生和研究生学习数字系统设计的教科书和参考书，也可作为这一领域工程技术人员的参考书。

作者介绍:

目录:

[数字系统设计及VHDL实践_下载链接1](#)

标签

评论

[数字系统设计及VHDL实践_下载链接1](#)

书评

[数字系统设计及VHDL实践_下载链接1](#)