

FPGA数字逻辑设计



[FPGA数字逻辑设计_下载链接1](#)

著者:蔡晓燕

出版者:

出版时间:2013-4

装帧:

isbn:9787302309758

《FPGA数字逻辑设计(21世纪大学本科计算机专业系列教材)》(作者蔡晓燕)是为“数字逻辑电路”等课程配套的实验教材。作为专业基础课程的配套实验,其主要目的是为学生学习后续硬件类课程培养硬件设计基础和实验技能。《FPGA数字逻辑设计(21世纪大学本科计算机专业系列教材)》首先介绍了可编程器件、数字系统设计方法、电子设计自动化软件、VerilogHDL程序设计方法等基础知识。在此基础上设计了18个实验题目,从组合逻辑电路设计、时序逻辑电路到状态机设计以及常用接口控制器设计。每个实验都从理论知识入手,先给出引导性实验,再进入设计性实验,知识的介绍和实验的要求循序渐进、由浅入深,不仅逻辑严密,而且操作性强。

本书适合作为高等学校计算机类专业及相关专业“数字逻辑”等课程的实验教材,也可供其他领域从事数字系统设计的工程技术人员参考。

作者介绍:

目录:

标签

FPGA

评论

程序也没有注释，也没有说明，很薄一本，太简略了

书评