

数字电子技术基础



[数字电子技术基础_下载链接1](#)

著者:侯建军

出版者:高等教育

出版时间:2007-12

装帧:

isbn:9787040223866

《数字电子技术基础(第2版)》以数字逻辑为基础，全面介绍数字电路的基本理论、分析方法、综合方法和实际应用。内容包括：数字逻辑基础、逻辑门电路、组合逻辑电路、时序逻辑电路、常用时序集成电路模块及其应用、脉冲产生与整形、数字系统设计等。

作者介绍:

目录: 第一章 数字逻辑基础 第一节 数制与编码 第二节 逻辑代数基础 第三节 逻辑函数的标准形式 第四节 逻辑函数的化简 小结 名词解释 自我检测 思考题 习题第二章 逻辑门电路 第一节 标准TTL与非门 第二节 其他类型TTL门电路 第三节 ECL逻辑门电路 第四节 I2L逻辑门电路 第五节 NMOS逻辑门电路 第六节 CMOS逻辑门电路 第七节 逻辑门的接口电路 小结 名词解释 自我检测 思考题 习题第三章 组合逻辑电路 第一节 组合逻辑电路的分析与设计 第二节 组合逻辑电路中的竞争与冒险 第三节 超高速集成电路硬件描述语言VHDL 第四节 组合逻辑电路模块及其应用 小结 名词解释 自我检测 思考题 习题第四章 时序逻辑电路 第一节 触发器 第二节 时序电路概述 第三节 同步时序电路的分析 第四节 同步时序电路的设计 第五节

异步时序电路 小结 名词解释 自我检测 思考题 习题第五章
常用时序集成电路模块及其应用 第二节 计数器 第二节 寄存器与移位寄存器 第三节
序列信号发生器 第四节 时序模块的应用 小结 名词解释 自我检测 思考题 习题第六章
可编程逻辑器件PLD 第一节 可编程逻辑器件PLD概述 第二节
可编程逻辑器件PLD编程单元 第三节 可编程只读存储器PROM和可编程逻辑阵列PLA
第四节 可编程阵列逻辑PAL器件和通用阵列逻辑GAL器件 第五节
高密度可编程逻辑器件HDPLD原理及应用 第六节 现场可编程门阵列FPGA 第七节
随机存取存储器RAM 小结 名词解释 自我检测 思考题 习题第七章
D/A转换器和A/D转换器 第一节 D/A转换和A/D转换的基本原理 第二节 D/A转换器
第三节 A/D转换器 小结 名词解释 自我检测 思考题 习题第八章 脉冲产生与整形 第一节
波形变换电路 第二节 脉冲产生电路 第三节 施密特触发器 第四节 集成定时器 小结
名词解释 自我检测 思考题 习题第九章 数字系统设计 第一节 数字系统设计概述 第二节
ASM图、MDS图以及ASM图至MDS图的转换 第三节 数字密码引爆器系统设计 第四节
数字系统设计实例 小结 名词解释 自我检测 思考题 习题附录1
基本逻辑门电路图形符号附录2 常用组合电路图形符号附录3
基本触发器电路逻辑符号附录4 常用时序逻辑电路图形符号参考文献
· · · · · (收起)

[数字电子技术基础](#) [下载链接1](#)

标签

评论

[数字电子技术基础](#) [下载链接1](#)

书评

[数字电子技术基础](#) [下载链接1](#)