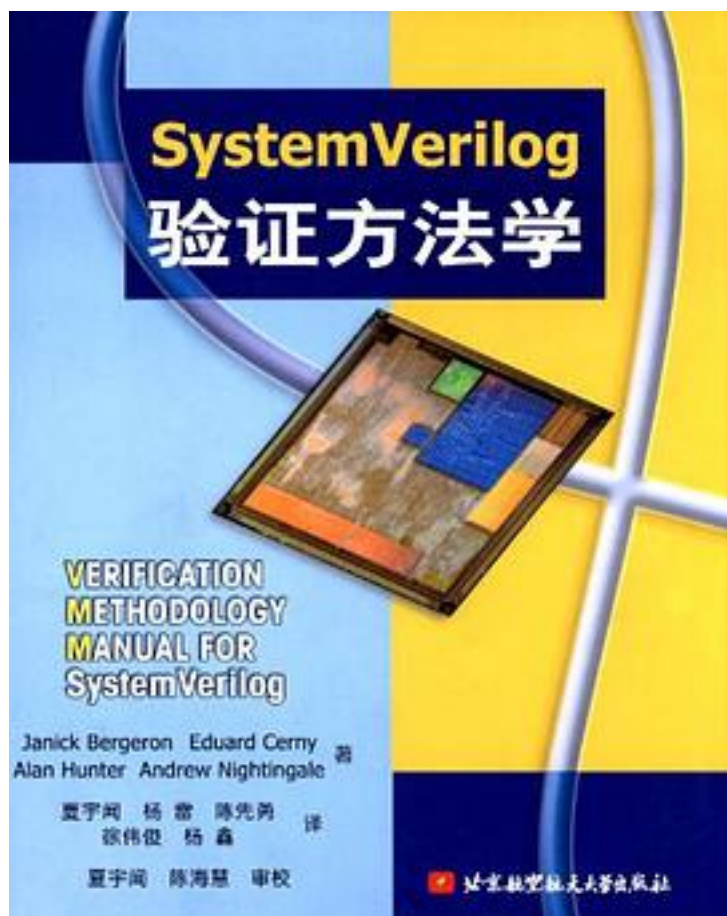


英语现场导游辞



[英语现场导游辞 下载链接1](#)

著者:

出版者:

出版时间:2007-5

装帧:

isbn:9787811124071

《SystemVerilog验证方法学》借助许多用SystemVerilog编写的例子，介绍和说明一套完整的验证方法学。它涵盖了所有最新的验证技术，其中包括：验证计划制定、TestBench架构、受约束随机激励产生、以覆盖率为主导（coverage-driven）的验证、基于断言（assertion-based）的验证、形式化分析，以及基于一个开放、完善的方法学上的系

统级验证。此外，《SystemVerilog验证方法学》也包括标准程序库、VMM和VMM检查器，从而可帮助缩短验证开发的时间。

作者介绍:

目录:

[英语现场导游辞_下载链接1](#)

标签

评论

[英语现场导游辞_下载链接1](#)

书评

[英语现场导游辞_下载链接1](#)