

集成电路版图设计



[集成电路版图设计_下载链接1](#)

著者:曾庆贵 编

出版者:机械工业出版社

出版时间:2008-2

装帧:

isbn:9787111226994

《集成电路版图设计》讲述基于Cadence软件的集成电路版图设计原理、编辑和验证的

方法。全书共9章，第1-3章讲解学习版图设计需要掌握的半导体器件及集成电路的原理和制造工艺，第4章介绍上机必须掌握的UNIX操作系统和Cadence软件的基础知识，第5章介绍CMOS集成电路的版图设计，第6章介绍版图验证，第7章介绍芯片外围器件和阻容元件的设计，第6章介绍版图验证，第7章介绍芯片外围器件和阴容元件的设计，第8章介绍CMOS模拟集成电路和双极型集成电路的版图设计，第9章介绍版图设计经验和实例。6个附录中介绍版设计规则、编写验证文件的一些常用全集及器件符号对照。

作者介绍:

目录:

[集成电路版图设计_下载链接1](#)

标签

评论

[集成电路版图设计_下载链接1](#)

书评

[集成电路版图设计_下载链接1](#)