

# 数字电路与逻辑设计



[数字电路与逻辑设计 下载链接1](#)

著者:邹虹 编

出版者:

出版时间:2008-3

装帧:

isbn:9787115172402

《普通高等院校电子信息类系列教材·数字电路与逻辑设计》紧扣教学大纲，内容系统全面，章节编排合理，概念清晰，注重应用，语言流畅，可读性强。各章末附有适量习题，书末有附录。“数字电路与逻辑设计”是高等学校理工科专业一门重要的专业基础课。全书共9章，系统介绍了数字电路的基本理论、逻辑分析和设计的基本方法。主要内容有数字逻辑基础、逻辑门电路、组合逻辑电路、集成触发器、时序逻辑电路、硬件描述语言（VHDL）、半导体存储器和可编程逻辑器件、D/A和A/D转换、脉冲电路等。

作者介绍:

目录:

[数字电路与逻辑设计 下载链接1](#)

标签

电子

大学

评论

真心没有阎石的好~

---

看了阎石的数电后才发现这本书烂得不行,,什么都说不清楚!!!

---

[数字电路与逻辑设计 下载链接1](#)

书评

---

[数字电路与逻辑设计 下载链接1](#)