

Verilog HDL程序设计实例详解



[Verilog HDL程序设计实例详解_下载链接1](#)

著者:张延伟

出版者:人民邮电

出版时间:2008-4

装帧:

isbn:9787115176325

《EDA技术丛书·Verilog HDL程序设计实例详解》全面介绍了使用Visual

C++开发各种网络程序的方法与技巧，内容涵盖TCP和UDP的客户/服务器编程、Internet和LAN上的远程PC控制、链路层的计算机扫描技术、路由跟踪技术、IP欺骗技术、密码截获及保护技术、网络封包截获技术、串口通信技术、IOCP技术，以及分层协议、NDIS中间层网络驱动编程等。

作者介绍:

目录:

[Verilog HDL程序设计实例详解_下载链接1](#)

标签

Verilog

FPGA

评论

选用的示例都是很有用的，但是设计思路 and 理论讲解太单薄了，感觉就是一堆代码的堆积，实用性很差

[Verilog HDL程序设计实例详解_下载链接1](#)

书评

[Verilog HDL程序设计实例详解_下载链接1](#)