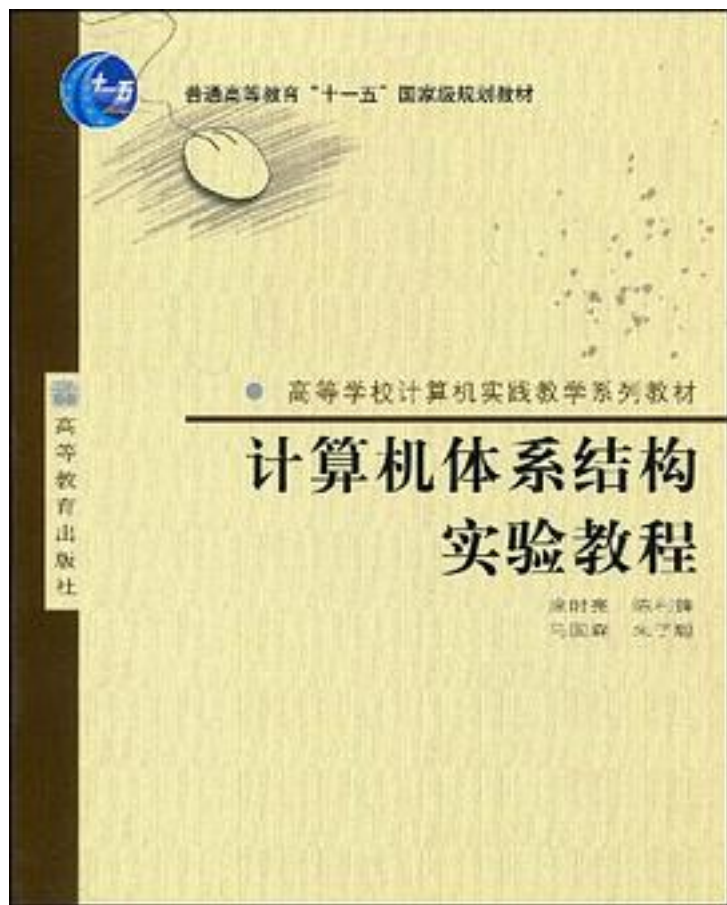


# 计算机体系结构实验教程



[计算机体系结构实验教程\\_下载链接1](#)

著者:涂时亮

出版者:高等教育

出版时间:2008-2

装帧:

isbn:9787040231236

《计算机体系结构实验教程》是普通高等教育“十五”国家级规划教材。《计算机体系结构实验教程》主要介绍使用VHDL语言、FPGA和计算机体系结构实验仪来进行各种计算机设计的实验，内容包括计算机的基本设计方法、计算机体系结构实验仪的结构和使用方法、8位和16位微程序控制计算机设计方法、16位RISC计算机的基本结构和设计

方法(包括流水线及相关性)、Cache结构和设计方法。对每种计算机，均以一个样机为例介绍其具体设计和实现方法，并提供了从简单到复杂的多种实验设计题，供读者自由选择。《计算机体系结构实验教程》可作为大专院校“计算机体系结构实验”课程和“计算机组成原理实验”课程的教材。

作者介绍:

目录:

[计算机体系结构实验教程\\_下载链接1](#)

## 标签

计算机

计算机科学

教材

复旦

单片机

CPU

## 评论

-----  
[计算机体系结构实验教程\\_下载链接1](#)

## 书评

FDCS的都懂得啊

4年中最纠结的一门课，每周至少上半天的机一般整天都泡在机房里有木有，总共才1个学分有木有！！！！

期中要设计一个8位的CPU，期末设计16位，在上机做实验之前，整份实验报告要全部写好，代码全部写好啊有木有！！！！ 整个实验平台仪器名字开头是FD就知道是...

-----  
[计算机体系结构实验教程 下载链接1](#)