

数字电路与逻辑设计实验教程



[数字电路与逻辑设计实验教程_下载链接1](#)

著者:史晓东,苏福根,陈凌霄

出版者:

出版时间:2008-5

装帧:

isbn:9787563516780

《应用型本科电子信息类规划教材·数字电路与逻辑设计实验教程》主要介绍数字电路

及逻辑设计实验的相关内容，包括数字实验基础知识、数字电路测试仪表与方法、数字逻辑器件等，重点介绍数字可编程器件、EDA工具、VHDL硬件描述语言和数字综合系统设计。《应用型本科电子信息类规划教材·数字电路与逻辑设计实验教程》还将介绍几种数字实验装置，并配有丰富的实验内容，包括数字电路基本实验、EDA实验和数字系统综合课题。《应用型本科电子信息类规划教材·数字电路与逻辑设计实验教程》既介绍了数字电路的基本元件、常用仪表和实验技巧，又介绍了可编程器件(PLD)及EDA工具和技术，把新技术、新器件及时引入教学实践环节。内容循序渐进，能引导、启发学生的主动性和创新性。

作者介绍:

目录:

[数字电路与逻辑设计实验教程_下载链接1](#)

标签

评论

[数字电路与逻辑设计实验教程_下载链接1](#)

书评

[数字电路与逻辑设计实验教程_下载链接1](#)