

Verilog数字系统设计教程



[Verilog数字系统设计教程 下载链接1](#)

著者:夏宇闻

出版者:

出版时间:2008-6

装帧:

isbn:9787811243093

《普通高等教育“十一五”国家级规划教材·北京高等教育精品教材·Verilog数字系统设计教程(第2版)》讲述了自20世纪90年代开始在美国和其他先进的工业化国家逐步推广的利用硬件描述语言(VerilogHDL)建模、仿真和综合的设计复杂数字逻辑电路与系统的方法和技术。《Verilog数字系统设计教程》中内容从算法和计算的基本概念出发,讲述如何由硬线逻辑电路来实现复杂数字逻辑系统的方法。《Verilog数字系统设计教程》共分4部分。第一部分共8章,即Verilog数字设计基础篇,可作为本科生的入门教材。第二部分共10章,即设计和验证篇,可作为本科高年级学生或研究生学习数字系统设计的参考书。第三部分为实践篇,共提供12个上机练习和实验范例。第四部分是语法篇,即

Verilog硬件描述语言参考手册；IEEEVerilog13642001标准简介，以反映Verilog语法的最新变化，可供读者学习、查询之用。《Verilog数字系统设计教程》的教学方式以每2学时讲授一章为宜，每次课后需要花10h复习思考。完成10章学习后，就可以开始做上机练习，由简单到复杂，由典型到一般，循序渐进地学习VerilogHDL基础知识。按照书上的步骤，可以使大学电子类及计算机工程类本科及研究生，以及相关领域的设计工程人员在半年内掌握VerilogHDL设计技术。

作者介绍:

目录:

[Verilog数字系统设计教程_下载链接1](#)

标签

Verilog

FPGA

数字系统设计

计算机

教科书

数字逻辑

课本

杂七杂八

评论

语法上很详实，例子也不错

写得一点也不清楚，前后各种重复。编程最重要的是思想，没写清楚。概念和语法有讲得很少，当个工具书也不行。

本科时候的选修课，现在才发现很有用，慢慢补...

之前买到手的时候，尝试着看了一遍，确实没有学会。在看了别的书学会了verilog以后，才能看明白这本书在讲什么，国内人编书，大抵如此，也没有特别要抱怨的，不推荐自学。

感觉很搓的一本书，堪称垃圾。。。

感觉很不错，FPGA编程就靠这本了

宇闻出品，必属精品，国内verilog语言的领路之人

看了三章就开始动手写。bug一堆，描述语言和高级语言差别很大啊

= =这综合的fifo状态机什么的小bug太多，整本书debug了一礼拜了淦

一坨屎，某交电院的老师比这强一万倍

第二章写得还不错

相当好的一本书。

很实用适合自学的教材，语法讲的不算详细，后面一半都是比较实用的练习例子。搞得我很想买个FPGA来玩

垃圾书，作者的技术水平感觉很差，稍微有点深度的问题，这书里永远也找不到，或许作者也不懂。

很详细嘛

学fpga用的，主要是Verilog语法，很不错，非常适合入门。

比第一版有所突破，有些地方不细致

很好

本科的时候学校教的是vhdl，自己拿着这本书看，那时候觉得写得不错，现在回过头来再看，都是翻译老外的一些资料凑成的。。嗨。。。

[Verilog数字系统设计教程_下载链接1](#)

书评

这本书在一些简单的问题上纠缠过久。但是其实讲了啰啰嗦嗦一长段又没有把想要讲的问题讲明白，给人隔靴搔痒的感觉。
前面作为面向初学者的部分，没有把知识点隐藏好，一开始暴露的知识点太多，也不加交代。这点让人无所适从。等到快速的浏览一遍之后，再从头看起，才能够不让...

[Verilog数字系统设计教程_下载链接1](#)